



ใบรับรองวิทยานิพนธ์

บัณฑิตวิทยาลัย มหาวิทยาลัยเกษตรศาสตร์

วิศวกรรมศาสตรมหาบัณฑิต (วิศวกรรมไฟฟ้า)

ปริญญา

วิศวกรรมไฟฟ้า

วิศวกรรมไฟฟ้า

สาขา

ภาควิชา

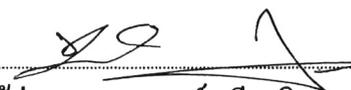
เรื่อง การออกแบบและสร้างการบีบอัดสัญญาณภาพวิดีโอบนอุปกรณ์ FPGA

Design and Implementation of Video Compression on FPGA

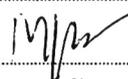
นามผู้วิจัย นายเฉลิมพล สงพรหมณ์

ได้พิจารณาเห็นชอบโดย

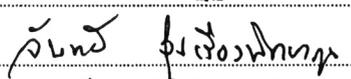
ประธานกรรมการ

( ผู้ช่วยศาสตราจารย์เกียรติ กิระเกตุ, Ph.D.)

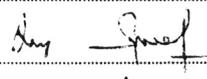
กรรมการ

( รองศาสตราจารย์ณัฐกานา หอมทรัพย์, Ph.D.)

กรรมการ

( อาจารย์จันทน์ รุ่งเรืองพิทยากุล, D.Sc.)

หัวหน้าภาควิชา

( รองศาสตราจารย์มงคล รักษาพัชรวงค์, Ph.D.)

บัณฑิตวิทยาลัย มหาวิทยาลัยเกษตรศาสตร์รับรองแล้ว

( รองศาสตราจารย์วินัย อางคงหาญ, M.A.)

คณบดีบัณฑิตวิทยาลัย

วันที่ 8 เดือน มีนาคม พ.ศ. 2550