



## ใบรับรองวิทยานิพนธ์

บัณฑิตวิทยาลัย มหาวิทยาลัยเกษตรศาสตร์

วิศวกรรมศาสตรมหาบัณฑิต (วิศวกรรมไฟฟ้า)

ปริญญา

วิศวกรรมไฟฟ้า

วิศวกรรมไฟฟ้า

สาขา

ภาควิชา

เรื่อง การออกแบบวงจรบวกขนาด  $n$  บิต ที่ใช้กำลังงานต่ำ

Design of  $n$  Bit Adder Cell for Low Power Application

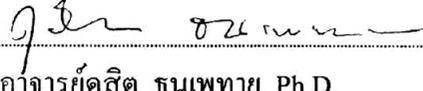
นามผู้วิจัย นายสุทธินันท์ ลิ้มทอง

ได้พิจารณาเห็นชอบโดย

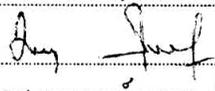
ประธานกรรมการ

(  ผู้ช่วยศาสตราจารย์ชูเกียรติ การะเกตุ, Ph.D. )

กรรมการ

(  อาจารย์คู่สัตย์ ธนเพทาย, Ph.D. )

กรรมการ

(  รองศาสตราจารย์มงคล รักษาพัชรวงค์, Ph.D. )

หัวหน้าภาควิชา

(  รองศาสตราจารย์มงคล รักษาพัชรวงค์, Ph.D. )

บัณฑิตวิทยาลัย มหาวิทยาลัยเกษตรศาสตร์รับรองแล้ว

(  รองศาสตราจารย์วินัย อาจคงหาญ, M.A. )

คณบดีบัณฑิตวิทยาลัย

วันที่ 18 เดือน พฤษภาคม พ.ศ. 2550