

## เอกสารอ้างอิง

- [1] ประภากร สุวรรณะ นิยม ชาญสูงเนิน. 2544 “เครื่องสร้างสัญญาณรูปแบบชนิดโปรแกรมได้.” หน้า 114. ใน การประชุมเสนอผลงานวิจัยระดับบัณฑิตศึกษาของประเทศไทยครั้งที่ 2 .  
กรุงเทพฯ : คณะวิทยาศาสตร์ มหาวิทยาลัยมหิดล.
- [2] ศ.ดร. วัลลภ สุระกำพลธร. การประมวลผลสัญญาณเชิงเลข. บริษัทไคนาพรีนัท จำกัด. 2533
- [3] พรชัย ภาววงษ์ศักดิ์. การประมวลผลสัญญาณดิจิทัลเบื้องต้น. มหาวิทยาลัยเทคโนโลยีมหานคร.  
2542
- [4] Sanjit K.Mitra. **Digital Signal Processing** :A Computer-Based Approach. McGraw-Hill.  
2001
- [5] RUDOLF MAUSL. **Refresher Topics Television Technology**. ROHDE & SCHWARZ.  
1990
- [6] John Watkinson. **The Engineer’s Guide to Decoding & Encoding**. Snell & Wilcox. 1994
- [7] Philips Electronics. **Colour TV Pattern Generator Service Manual**. Philips GmbH –  
Hamberk – Germany. 1987
- [8] รศ. ดร. วิวัฒน์ กิรานนท์. **วิศวกรรมการสื่อสาร**. อักษรสยามการพิมพ์. 2540
- [9] Philips Electronics. **TV modulator PM 5671 Instruction Manual**. Philips Electronics. 1986
- [10] Margaret Craig. **Television Measurements**. Tektronix Inc. 1991
- [11] Steven W. Smith. **Digital Signal Processing**. California Technical Publishing. 1999
- [12] Walk Kester. **High Speed Design Techniques**. Analog Device Inc. 1996
- [13] Altera Corporation. **Binary Numbering System**. [Online].  
Available: [http://www.altera.com/literature/an/an083\\_01.pdf](http://www.altera.com/literature/an/an083_01.pdf)
- [14] Analog Devices Inc. **A Technical Tutorial on Digital Signal Synthesis**. [Online].  
Available: [http://www.analog.com/UploadedFiles/Tutorials/450968421DDS\\_Tutorial\\_rev12-2-99.pdf](http://www.analog.com/UploadedFiles/Tutorials/450968421DDS_Tutorial_rev12-2-99.pdf)
- [15] Bar-Giora Goldberg. **Digital Techniques in Frequency Synthesis**. McGraw-Hill. 1996
- [16] Mark Zwolinski. **Digital System Design with VHDL**. Prentice Hall. 2000
- [17] Douglas Smith. **HDL Chip Design**. Doone Publications. 1996

- [18] Tektronix Inc. **VM700A Programmer's Reference Manual**. Tektronix Inc. 1992
- [19] Analog Devices Inc. **AD722 RGB to NTSC/PAL Encoder**. [Online]. Available:  
[http://www.analog.com/UploadedFiles/Obsolete\\_Data\\_Sheets/710320677AD722.pdf](http://www.analog.com/UploadedFiles/Obsolete_Data_Sheets/710320677AD722.pdf)
- [20] Sajjan G. Shiva. **Pipelined and Parallel Computer Architectures**. Harper Collins College Publishers. 1996.
- [21] Ricardo A. Losada. **Practical FIR Filter Design in MATLAB**. Mathworks Inc. [Online]. Available: [https://tagteambserver.mathworks.com/ttserverroot/Download/14883\\_firdesign.pdf](https://tagteambserver.mathworks.com/ttserverroot/Download/14883_firdesign.pdf)
- [22] Mathworks Inc. **Filter Design Toolbox User's Guide**. [Online]. Available:  
[http://www.mathworks.com/access/helpdesk/help/pdf\\_doc/filterdesign/filterdesign.pdf](http://www.mathworks.com/access/helpdesk/help/pdf_doc/filterdesign/filterdesign.pdf)
- [23] Altera Corporation. **Implementing FIR Filters in FLEX Devices**. [Online]. Available: [http://www.altera.com/literature/an/an073\\_01.pdf](http://www.altera.com/literature/an/an073_01.pdf)

## ผลงานวิจัยที่ได้รับการตีพิมพ์เผยแพร่

1. ประกาศ สุวรรณะ นิยม ชาญสูงเนิน. 2548. “ตัวเข้ารหัสสัญญาณภาพสีแดง เขียว น้ำเงิน เป็นสัญญาณภาพสีเบ็ดเสร็จแบบใช้วงจรเชิงเลขทั้งหมด.” พระจอมเกล้าลาดกระบัง. 13(1) : 12-20.

## ประวัติผู้เขียน

นายนิยม ชาญสูงเนิน เกิดเมื่อวันที่ 24 ธันวาคม พ.ศ. 2516 ที่จังหวัดนครราชสีมา สำเร็จการศึกษาในระดับประกาศนียบัตรวิชาชีพเมื่อปี พ.ศ. 2534 จากวิทยาลัยเทคนิคนครราชสีมาและประกาศนียบัตรวิชาชีพชั้นสูงเมื่อปี พ.ศ. 2536 จากสถาบันเดียวกัน จากนั้นได้เข้าศึกษาต่อในระดับปริญญาตรี สาขาวิศวกรรมไฟฟ้า-สื่อสาร คณะครุศาสตร์อุตสาหกรรม สถาบันเทคโนโลยีพระจอมเกล้าธนบุรี และสำเร็จการศึกษาในปี พ.ศ. 2539 หลังจากสำเร็จการศึกษาได้เริ่มการทำงานกับบริษัท Thomson Television (Thailand) ในตำแหน่งวิศวกรทดสอบ (Test Engineer) จนถึงปี พ.ศ. 2548 และในปี พ.ศ. 2549 มีโอกาสได้ร่วมงานกับบริษัท Emerson Process Management ในตำแหน่งวิศวกรทดสอบตลอดช่วงการทำงานหลังจากสำเร็จการศึกษาในระดับปริญญาตรีจนถึงปัจจุบัน งานหลักที่รับผิดชอบคือการออกแบบและสร้างเครื่องมือทดสอบอัตโนมัติ (Automatic Test Equipment: ATE) ซึ่งระบบประกอบด้วยฮาร์ดแวร์และซอฟต์แวร์ สำหรับงานวิจัยชิ้นนี้ก็เป็นส่วนหนึ่งของระบบดังกล่าว