

หัวข้อวิทยานิพนธ์	ตัวเข้ารหัสสัญญาณภาพสีแดง เขียว น้ำเงิน เป็นสัญญาณภาพ เบ็ดเสร็จแบบใช้วงจรเชิงเลขทั้งหมด
นักศึกษา	นาย นิยม ชาญสูงเนิน
รหัสนักศึกษา	44061425
ปริญญา	วิศวกรรมศาสตรมหาบัณฑิต
สาขาวิชา	วิศวกรรมอิเล็กทรอนิกส์
พ.ศ.	2549
อาจารย์ผู้ควบคุมวิทยานิพนธ์	ผศ. ประภากร สุวรรณะ

บทคัดย่อ

วิทยานิพนธ์ฉบับนี้นำเสนอวิธีการออกแบบตัวเข้ารหัสสัญญาณภาพสีแดง เขียว น้ำเงิน เป็นสัญญาณภาพเบ็ดเสร็จระบบพาลโคดมุ่งเน้นเพื่อการประยุกต์ใช้งานกับการสร้างสัญญาณภาพทดสอบเพื่อการปรับแต่งสำหรับอุตสาหกรรมการผลิตเครื่องรับโทรทัศน์ การออกแบบใช้ภาษาวีเอชดีแอลเพื่อสร้าง แกนทรังก์ชันทางปัญญา เป็นผลทำให้สามารถใช้งานได้กับอุปกรณ์เอฟพีจีเอ(FPGAs) เอสิก (ASICs) และความสามารถในการนำไปพัฒนาต่อโดยเฉพาะกับเครื่องมือทดสอบอัตโนมัติ

Thesis Title	An All-Digital Build-In RGB to Composite-Video Encoder
Student	Niyom Chansungnoen
Student ID.	44061425
Degree	Master
Programme	Electronics Engineering
Year	2006
Thesis Advisor	Asst. Prof. Prabhakorn Suwanna

ABTRACT

This thesis proposes a design of an all-digital build-in RGB to composite-video encoder. The design is focused on test pattern generator for TV production. An intellectual property core (IP core) is generated by modeling the VHDL; therefore, it can be implemented to both of ASICs and FPGAs. Moreover, it will be capable of furtherance development, especially with integrating into the automatic test equipment (ATE).