

เอกสารอ้างอิง

- [1] J.Arrillaga, "Pulse multiplication in parallel convertors by multitap control of interphase reactor," *IEE Proc.* Vol. 139, No. 1, Jan. 1992.
- [2] S.Miyairi et al., "New method for reducing harmonic involved input and output of rectifier with interphase transformer," *IEEE Trans. Ind, Applicat.*, vol. IA-22, pp.790-797, Sept./Oct. 1986.
- [3] J.Arrillaga and M. Villablanca, "24-Pulse HVDC conversion," *Proc. Inst. Elect. Eng.*, pt. C, Vol. 138, no. 1, pp. 57-64, Jan. 1991.
- [4] S.Choi, B. Lee, and P. Enjeti, "New 24-pulse diode rectifier systems for utility interface of high-power ac motor drives," *IEEE Trans. Ind. Applicat.*, vol. 33, pp.531-541, Mar./Apr. 1997.
- [5] D. J. Perreault and J. G. Kassakian, "Effects of firing of angle imbalance on 12-pulse rectifiers with interphase transformers," *IEEE Trans. Power Electron.*, vol. 10, pp. 257-262, May 1995.
- [6] Mohan N., Undeland T.M., Robins W.P. **Power Electronics Converters, Applications, and Design.** 2nd. New York : John Wiley & Sons, Inc. 1995.
- [7] ศิริวัฒน์ โพธิเวชกุล. ระบบไฟฟ้ากำลัง เล่ม 1 สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง, ปีพ.ศ. 2542
- [8] สกต กลิ่นหรีน และวิจิตร กิณเรศ. 2548. "การออกแบบและวิเคราะห์วงจรเรียงกระแสเอชไอ/ดีซี 6 พัลส์คอนเวอร์เตอร์แบบปรับปรุงใหม่โดยใช้หม้อแปลงอินเตอร์เฟส" วิศวกรรมลาดกระบัง ปีที่ 22, ฉบับที่ 4 ธันวาคม 2548, ลำดับที่ 5 หน้า 25-30
- [9] จักรพงษ์ จารุมิศรี. 2542. "คอนเวอร์เตอร์ 12 พัลส์ ประยุกต์ใช้ในระบบส่งถ่ายกำลังไฟฟ้ากระแสตรง" วิทยานิพนธ์วิศวกรรมศาสตรมหาบัณฑิต สาขาวิศวกรรม ไฟฟ้า บัณฑิตวิทยาลัย, สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง