

บทที่ 4

ผลการทดลอง

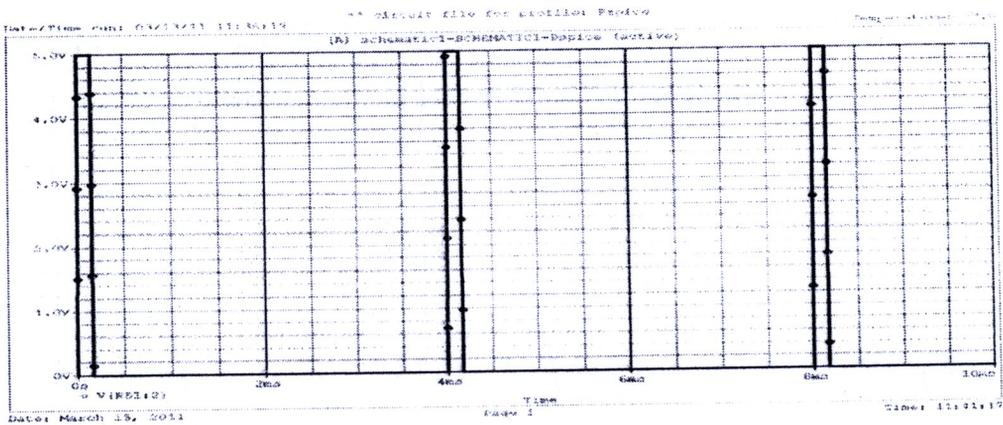
4.1 บทนำ

เมื่อได้รูปแบบวงจรต้นแบบที่ใช้ในการวัดความผิดเพี้ยนทางขนาดและเฟสแล้ว ขั้นตอนต่อมาคือการนำเอาวงจรไปทดลองสร้างจริง โดยเปรียบเทียบการจำลองผลของวงจรบนโปรแกรม PSpice กับผลตอบสนองจากวงจรจริงที่ทำการต่อกับเครื่องออสซิโลสโคป ในงานวิจัยนี้ จะแสดงผลสัญญาณอินพุตที่ป้อนให้แก่ระบบ สัญญาณเอาต์พุต สัญญาณเอาต์พุตคูณกับสัญญาณพหุหะ โดยจะแสดงในรูปของกราฟ

4.2 สัญญาณอินพุต

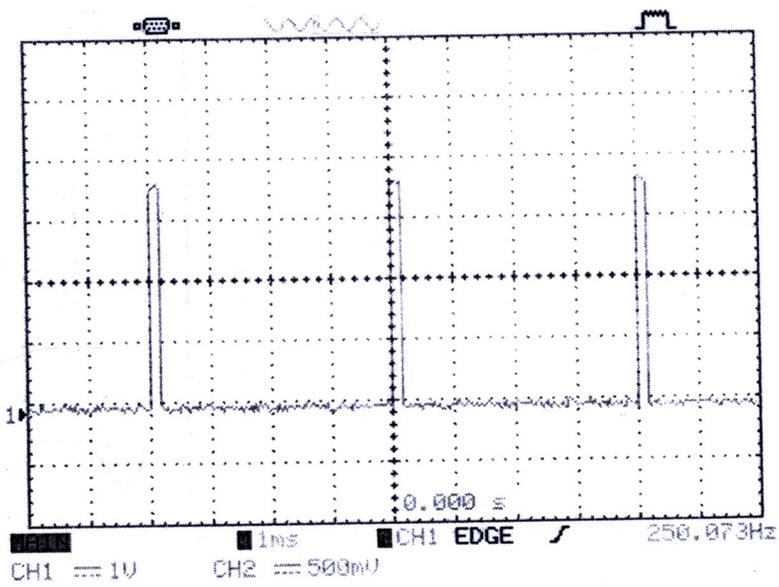
สัญญาณอินพุตที่ใช้ป้อนเป็นสัญญาณอิมพัลส์

4.2.1 สัญญาณอินพุตจากการจำลองผลบนโปรแกรม PSpice



รูปที่ 4.1 สัญญาณอินพุตบนโปรแกรม PSpice

4.2.2 สัญญาณอินพุตที่วัดได้จากวงจรจริง

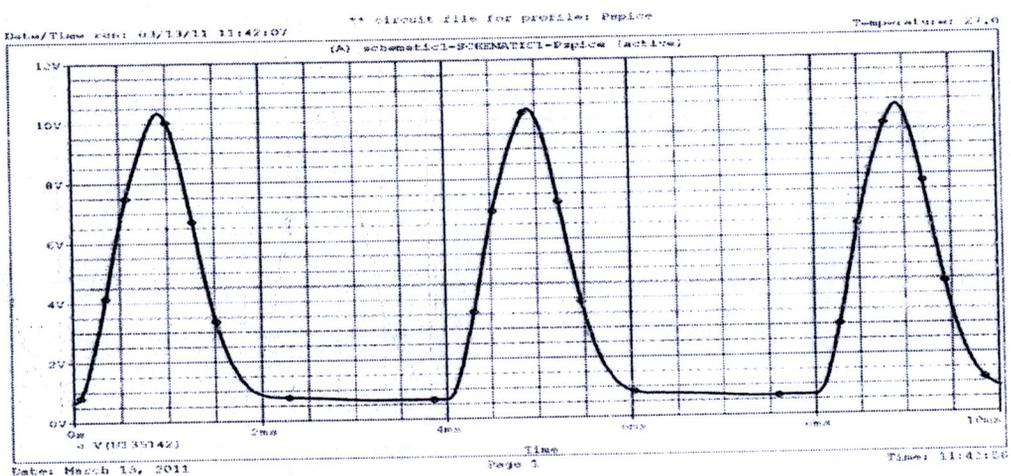


รูปที่ 4.2 สัญญาณอินพุตวัดโดยเครื่องออสซิโลสโคป

4.3 สัญญาณเอาต์พุต

สัญญาณเอาต์พุตหรือผลตอบสนองของระบบจะได้เป็นสัญญาณไซน์ เนื่องจากสมการต้นแบบที่ใช้ในการสร้างวงจรคือสัญญาณไซน์กำลังสองพัลส์

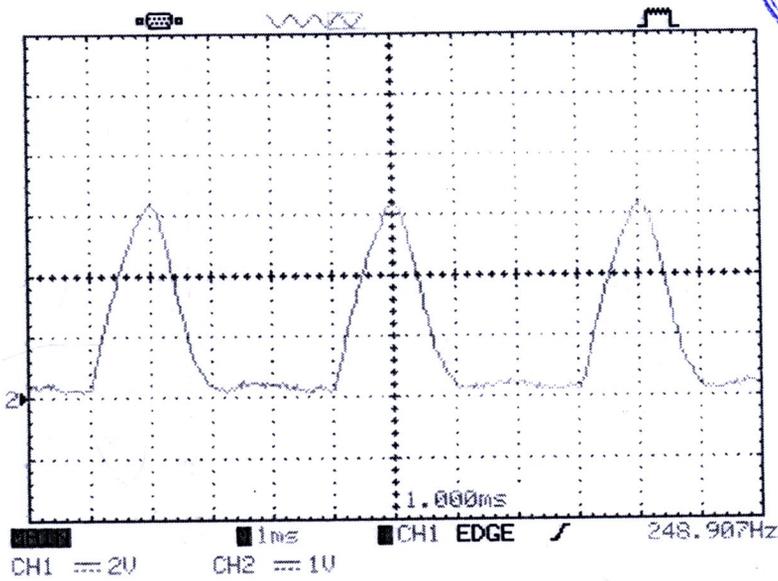
4.3.1 สัญญาณเอาต์พุตจากการจำลองผลบนโปรแกรม PSpice



รูปที่ 4.3 สัญญาณเอาต์พุตบนโปรแกรม PSpice



4.3.2 สัญญาณเอาต์พุตจากเครื่องออสซิลอโคป

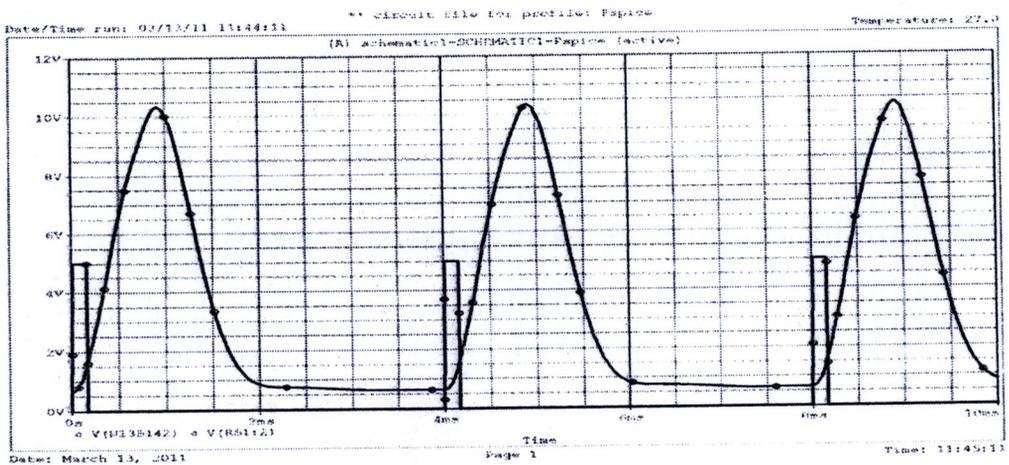


รูปที่ 4.4 สัญญาณเอาต์พุตจากเครื่องออสซิลอโคป

4.4 สัญญาณอินพุตเมื่อเปรียบเทียบกับสัญญาณเอาต์พุต

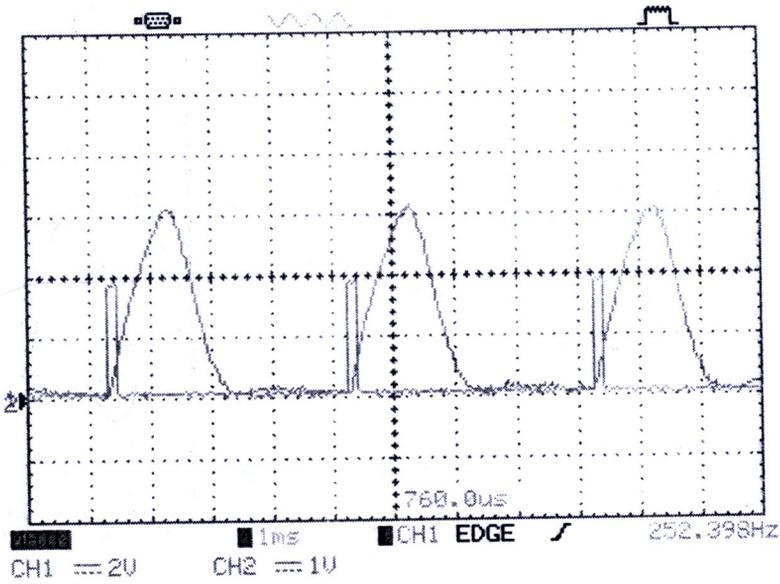
4.4.1 สัญญาณอินพุตเมื่อเปรียบเทียบกับสัญญาณเอาต์พุตจำลองผลโดยโปรแกรม

PSpice



รูปที่ 4.5 สัญญาณอินพุตเปรียบเทียบกับสัญญาณเอาต์พุตโปรแกรม PSpice

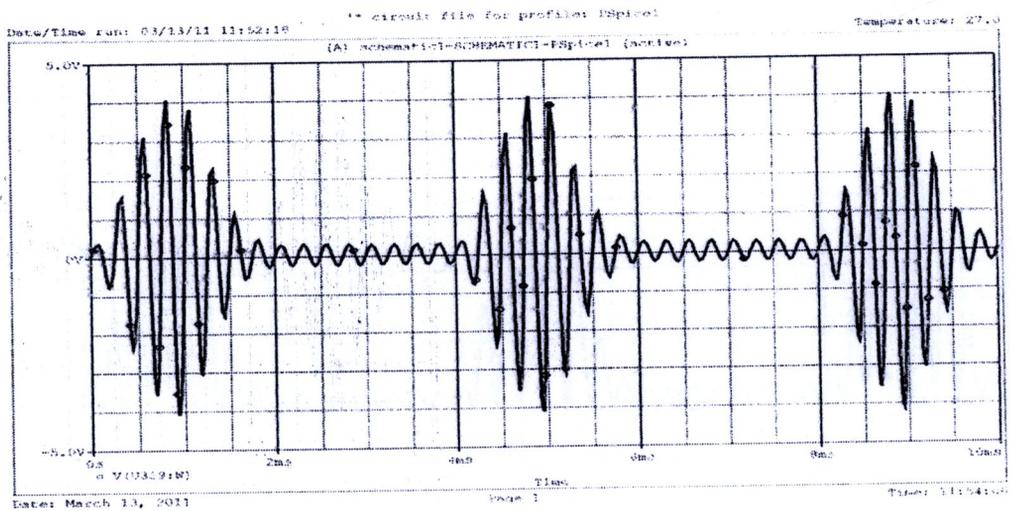
4.4.2 สัญญาณอินพุตวัดเปรียบเทียบกับสัญญาณเอาต์พุตจากวงจรจริง



รูปที่ 4.6 สัญญาณอินพุตเปรียบเทียบกับสัญญาณเอาต์พุตจากเครื่องออสซิโลสโคป

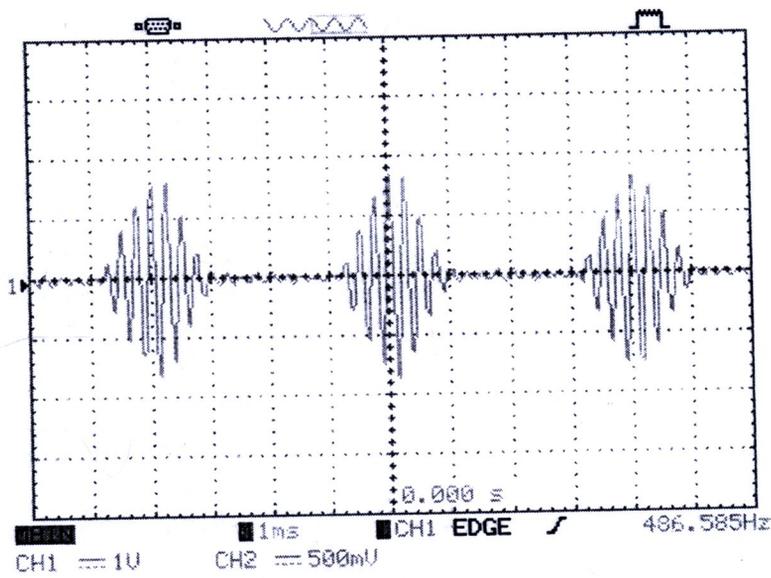
4.5 สัญญาณเอาต์พุตคุณกับสัญญาณพาหะ

4.5.1 สัญญาณเอาต์พุตคุณกับสัญญาณพาหะจำลองผลบนโปรแกรม PSpice



รูปที่ 4.7 สัญญาณเอาต์พุตเมื่อคุณกับสัญญาณพาหะบน โปรแกรม PSpice

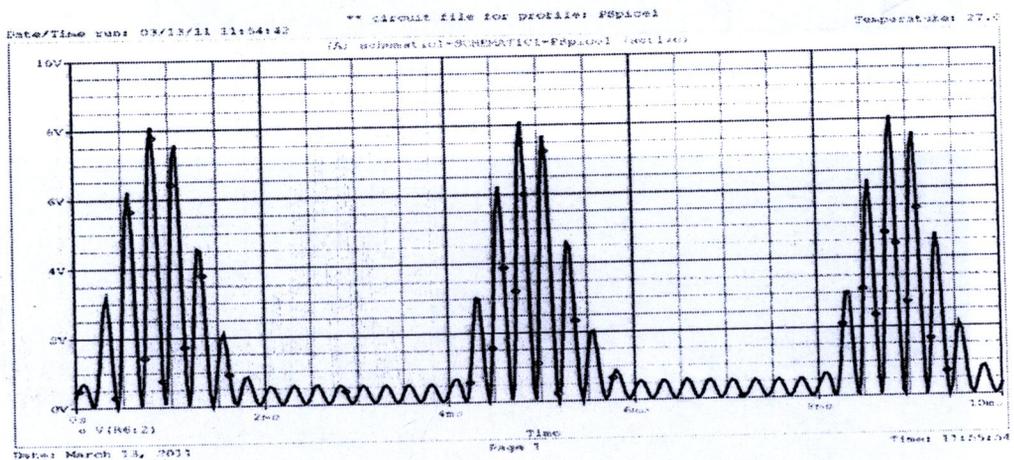
4.5.2 สัญญาณเอาต์พุตคูณกับสัญญาณพาหะ จากการวัดจากวงจรจริง



รูปที่ 4.8 สัญญาณเอาต์พุตเมื่อคูณกับสัญญาณพาหะจากเครื่องออสซิโลสโคป

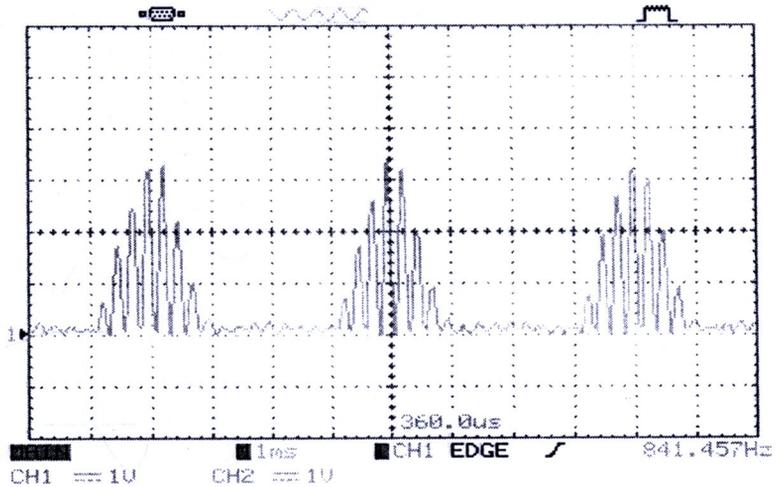
4.6 สัญญาณเอาต์พุตที่ได้จากการคูณสัญญาณบวกกับสัญญาณขายนกำลังสองพัลส์

4.6.1 สัญญาณเอาต์พุตที่ได้จากการคูณสัญญาณพาหะเป็นบวกกับสัญญาณขายนกำลังสองพัลส์ จำลองผลบนโปรแกรม PSpice

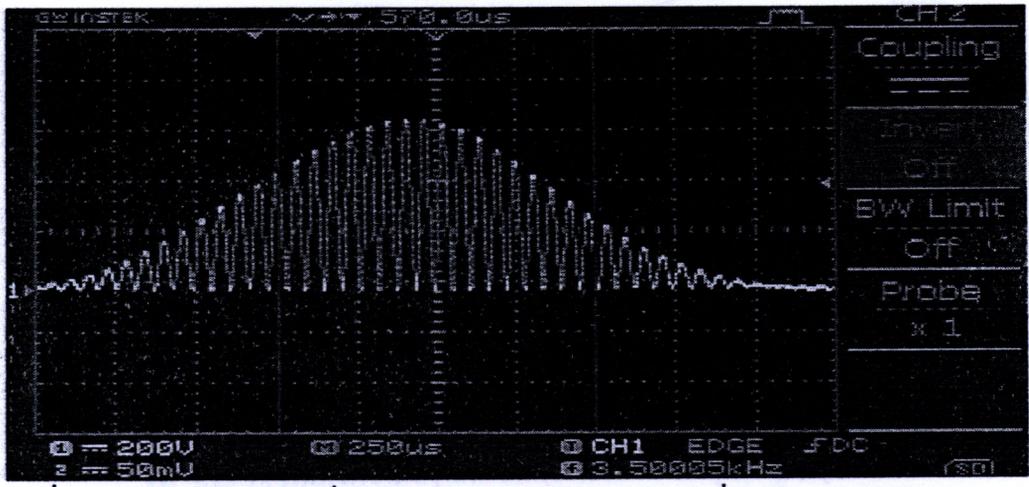


รูปที่ 4.9 สัญญาณเอาต์พุตที่ได้จากการคูณสัญญาณพาหะเป็นบวกกับสัญญาณขายนกำลังสองพัลส์ บนโปรแกรม PSpice

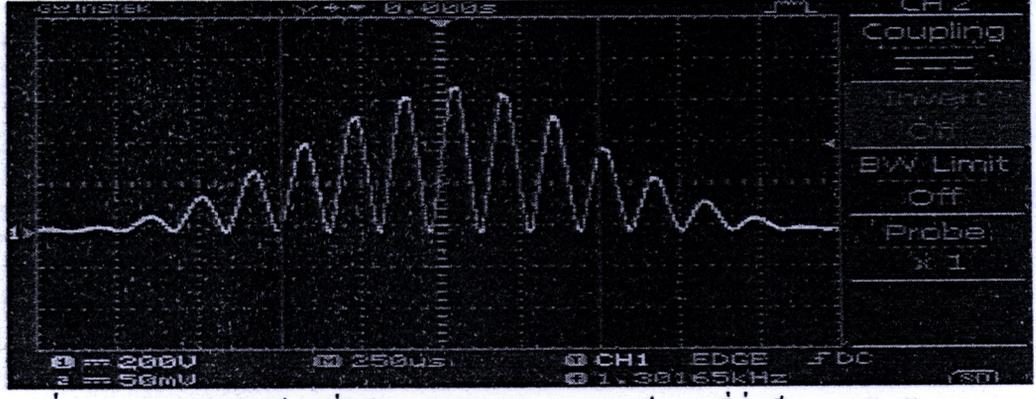
4.6.2 สัญญาณเอาต์พุตที่ได้จากการคูณสัญญาณพาห้เป็นบวกกับสัญญาณชายน้กำลังสองพัลส์ วัดจาก วงจรจริง



รูปที่ 4.10 สัญญาณเอาต์พุตที่ได้จากการคูณสัญญาณพาห้เป็นบวกกับสัญญาณชายน้กำลังสองพัลส์ วัดจากวงจรจริง



รูปที่ 4.11 สัญญาณเอาต์พุตที่ได้จากการคูณสัญญาณพาห้ความถี่สูงเป็นบวกกับสัญญาณชายน้กำลังสองพัลส์ วัดจากวงจรจริง



รูปที่ 4.11 สัญญาณเอาต์พุตที่ได้จากการคูณสัญญาณพาห้ความถี่ต่ำเป็นบวกกับสัญญาณชายน้กำลังสองพัลส์ วัดจากวงจรจริง

4.7 การทดสอบการวัดความผิดเพี้ยนในระบบการส่งสัญญาณเสียง

ในระบบ Loud Speaker ที่ใช้ จุดตัดข้าม (Crossover) ระหว่างความถี่กลางและความถี่สูงจะต้อง มีคุณสมบัติตามอุดมคติ 2 ข้อ คือ

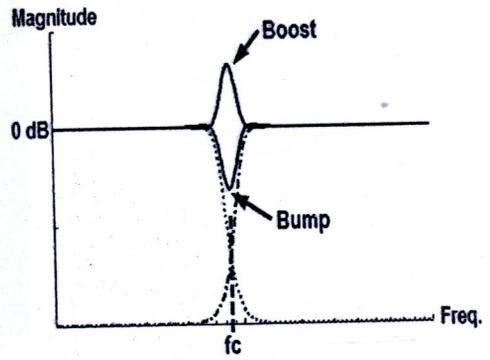
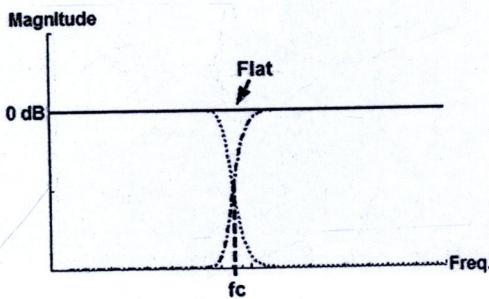
1) ผลรวมทางขนาด (Magnitude Response)

$$|H_{\Sigma}(\omega)| = |H_{LP}(\omega)| + |H_{HP}(\omega)|$$

$$= 1 \quad (0 \text{ dB})$$

2) ผลรวมทางเฟส (Phase Response)

$$\varphi_{\Sigma}(\omega) = 0$$



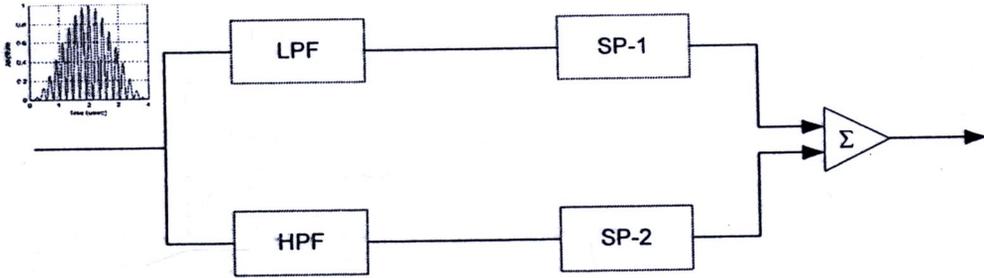
รูป 4.13 ก. ความถี่จุดตัดข้าม (Crossover frequency) ที่ดี

รูป ข. การผิดเพี้ยนของความถี่จุดตัดข้าม

รูป 4.13 ก. แสดงความถี่จุดตัดข้าม (Crossover frequency, f_c) ของระบบเสียงที่ดี และ รูป 4.12 ข. แสดงการผิดเพี้ยนของระบบ กรณีที่การ Crossover ไม่เป็นไปตามกฎทั้ง 2 ข้อดังกล่าวข้างต้น จะเกิดผลของสัญญาณทดสอบดังรูป ข ซึ่งจากรูป ก. และ ข. นี้จะเห็นได้ว่า ถ้ามีการผิดเพี้ยนทางขนาดหรือผิดเพี้ยนทางเฟส สามารถสังเกตเห็นได้ง่ายจากการใช้ออสซิลโลสโคป (Oscilloscope) วัดผลตอบสนองทางขนาดและเฟส โดยพิจารณาจากฐาน (baseline) ของสัญญาณทดสอบโดยการวัดขนาดสูงสุดของฐาน (baseline peak) เทียบกับ Peak level จะทำให้รู้ถึงขนาดและคีย์ที่ผิดเพี้ยนได้

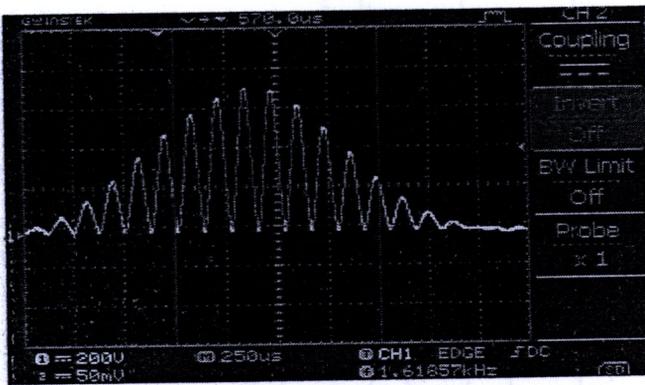
4.7.1 การทดสอบ วัด จุดตัดข้าม (Crossover) ของวงจร cross over network แสดงดัง
ไดอะแกรม

ในรูป 4.13

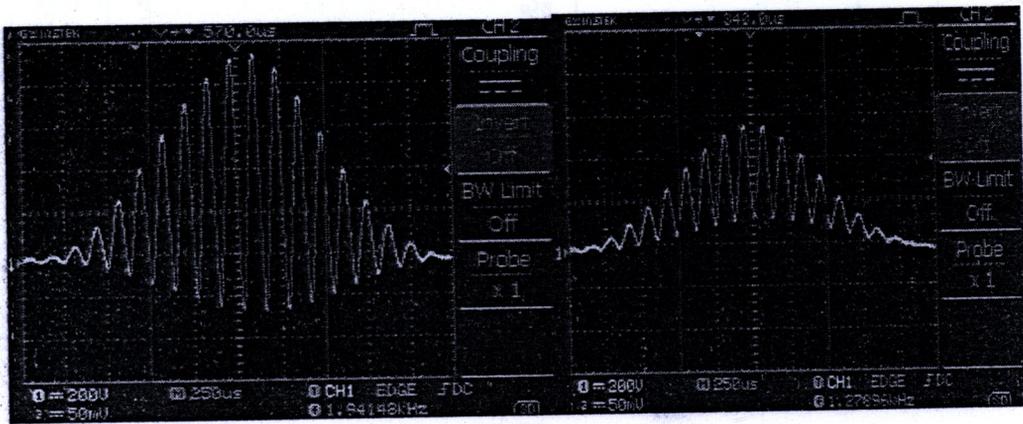


รูปที่ 4.14

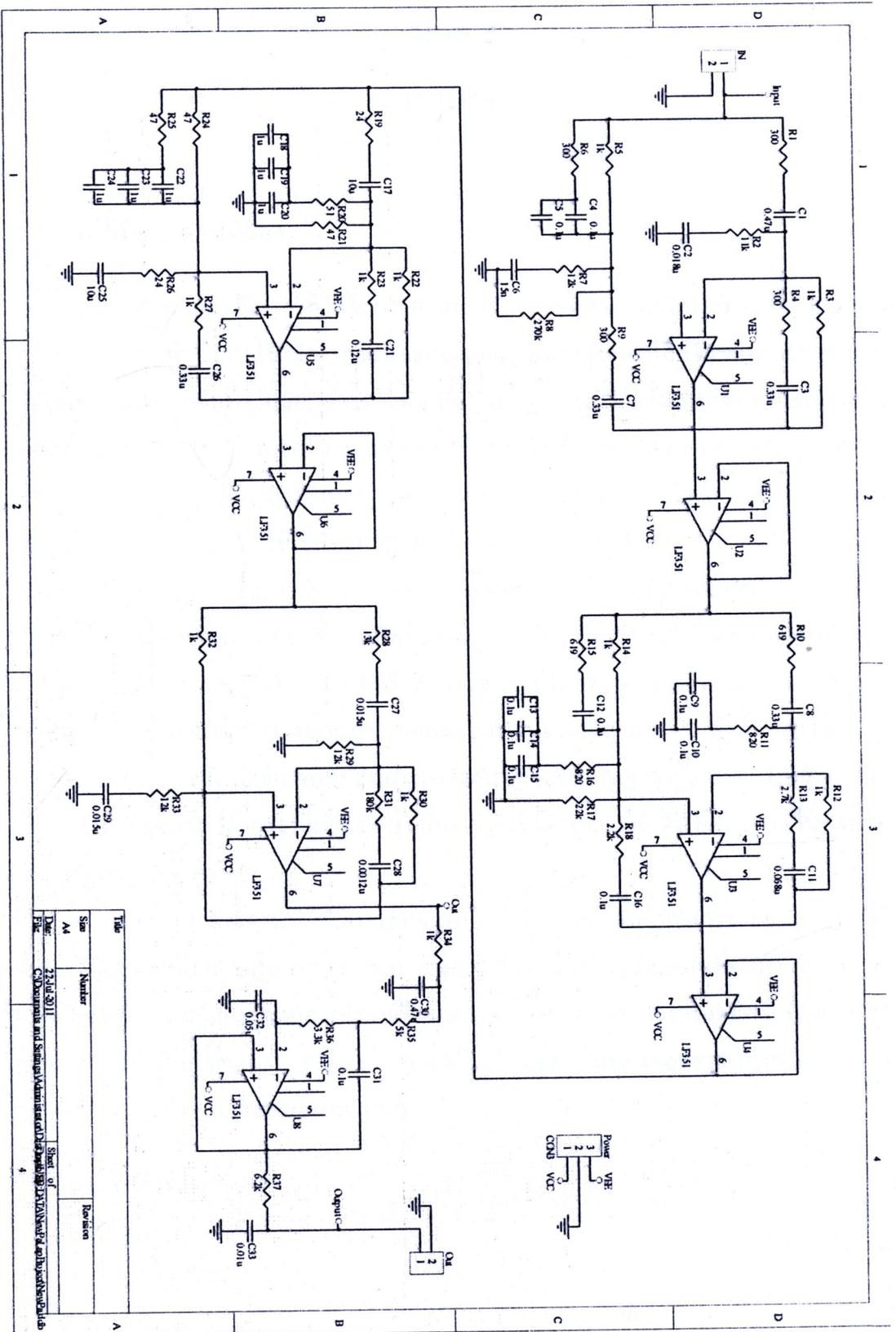
4.7.2 ผลการวัดจากวงจรจริงแสดงในรูปที่ 4.15



รูปที่ 4.15 a. ผลการวัด สัญญาณ กรณี วงจรจุดตัดข้าม cross กันพอดี สัญญาณไม่ผิดเพี้ยน



รูปที่ 4.15 b. ผลการวัด สัญญาณ กรณีเกิด boost signal และ bump signal



รูปที่ 4.16 วงจรรวม

Title		Revision	
Size	Number		
A4			
Date	23 Jul 2011	Sheet of	
File: C:\Documents and Settings\Adnan\My Documents\งานออกแบบ\งานออกแบบ\รูปที่ 4.16 วงจรรวม		4	