

การออกแบบวงจรตรวจจับค่าต่ำสุดและสูงสุดใช้โหมดศักดาแหล่งจ่ายแรงดันต่ำ
โดยหักล้างค่าศักดาเทรชโฮลด์ทิ้งด้วยเทคโนโลยีซีมอส

ON THE DESIGN OF LOW-VOLTAGE, VOLTAGE MODE MINIMUM AND
MAXIMUM CIRCUIT WITH THRESHOLD VOLTAGE CANCELLATION
IN CMOS TECHNOLOGY

สุรชัย จันทร์ฉาย
SURACHAI CHUNCHAY

วิทยานิพนธ์นี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตรปริญญาวิศวกรรมศาสตรมหาบัณฑิต
สาขาวิชาวิศวกรรมโทรคมนาคม
บัณฑิตวิทยาลัย
สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง
พ.ศ. 2550