

หัวข้อวิทยานิพนธ์	การออกแบบวงจรตรวจจับค่าต่ำสุดและสูงสุดใช้โหมด ศักดาแหล่งจ่ายแรงดันต่ำโดยหากล้างค่าศักดาเทรสโฮลด์ทิ้ง ด้วยเทคโนโลยีซิมอส
นักศึกษา	นายสุรัชย์ จันทน์ฉาย
รหัสประจำตัว	47061055
ปริญญา	วิศวกรรมศาสตรมหาบัณฑิต
สาขาวิชา	วิศวกรรมโทรคมนาคม
พ.ศ.	2550
อาจารย์ผู้ควบคุมวิทยานิพนธ์	รศ.ดร. กอบชัย เดชหาญ

บทคัดย่อ

วิทยานิพนธ์ฉบับนี้เสนอการออกแบบวงจรตรวจจับค่าต่ำสุดและสูงสุดใช้โหมดศักดาแหล่งจ่ายไฟต่ำโดยหากล้างค่าศักดาเทรสโฮลด์ทิ้งด้วยเทคโนโลยีซิมอสสำหรับสัญญาณแรงดันอินพุตแบบหลายสัญญาณที่ทำงานได้ด้วยแหล่งจ่ายแรงดันต่ำโดยใช้เทคโนโลยีซิมอส วงจรสร้างขึ้นจากวงจรเลื่อนระดับแรงดันและวงจรกันชนป้องกันกลับกระแส โครงสร้างของวงจรมีความง่ายไม่ซับซ้อน สามารถทำงานที่แรงดันต่ำได้ดี วงจรที่น่าสนใจมีคุณสมบัติคือ มีความเที่ยงตรงและความเร็วสูงภายใต้เงื่อนไขการทำงานที่แหล่งจ่าย $\pm 1.5V$ และมีช่วงแรงดันอินพุตปฏิบัติงาน $\pm 600mV$ ซึ่งคุณสมบัติของวงจรสามารถยืนยันได้ด้วยการจำลองการทำงานด้วยโปรแกรม PSpice