

บทที่ 5 บทสรุปและข้อเสนอแนะ

การวิจัยครั้งนี้มีจุดมุ่งหมายเพื่อการพัฒนา อุปกรณ์ป้องกันแรงดันไฟกระชอกทางด้านไฟฟ้าแรงต่ำ เพื่อแก้ไขปัญหาทางด้านระบบคุณภาพกำลังไฟฟ้า และทำการทดสอบประสิทธิภาพในการป้องกันแรงดันไฟเกินที่เกิดขึ้นในระบบ การพัฒนาอุปกรณ์ป้องกันแรงดันไฟกระชอกที่มีอยู่ในปัจจุบันให้มีประสิทธิภาพมากยิ่งขึ้น สำหรับการป้องกันไฟกระชอกทางด้านไฟเอช ได้ทำการออกแบบโดยเพิ่มชุดโพลดิอิเล็กทรอนิกส์เข้าไปในอุปกรณ์ป้องกันแรงดันไฟกระชอกชุดเดิม เพื่อใช้ในการแก้ไข ปัญหาแรงดันไฟเกินที่เกิดขึ้นในเวลาอันสั้น การหาประสิทธิภาพในการป้องกันแรงดันไฟกระชอก สามารถสรุปผลการวิจัยได้ดังนี้

5.1 สรุปผลการวิจัย

การวิจัยครั้งนี้ได้ทำการออกแบบอุปกรณ์ป้องกันแรงดันไฟกระชอกทางด้านเอช โดยอุปกรณ์ป้องกันนี้มีความสามารถในการป้องกันอยู่ 2 โหมดการป้องกัน ผู้วิจัยแบ่งสรุปผลการวิจัยออกเป็น 2 ส่วนคือ

5.1.1 สรุปผลการทดสอบความสามารถอุปกรณ์ในการป้องกันแรงดันไฟเกินในสถานะชั่วขณะ โดยผลการทดสอบ เป็นไปตามที่ได้ทำการออกแบบไว้คือ ชุดโหมดป้องกันแรงดันเกินในสถานะชั่วขณะนี้สามารถลดทอนแรงดันไฟกระชอก ที่ใช้สัญญาณรูปคลื่นทำการทดสอบที่พิกัดแรงดันที่ 6000 โวลต์ ($1.2/50\mu\text{s}$) ให้ค่าแรงดันไฟฟ้าปล่อยผ่าน มีค่าต่ำ ซึ่งค่าเฉลี่ยของพิกัดแรงดันอยู่ในเกณฑ์ที่กำหนด ($<600\text{V}$) และสามารถยอมรับได้ ในชุดอุปกรณ์โหมดนี้จะทำหน้าที่ป้องกันแรงดันไฟกระชอกในลักษณะที่มีพิกัดกระแส และแรงดันมีค่าความชันสูงมาก ระยะเวลาที่เกิดขึ้นจะเร็วประมาณ 5ns - 5ms ลักษณะการเกิดความผิดปกติในระบบไฟฟ้าที่จะทำให้ชุดอุปกรณ์โหมดนี้ทำงานอย่างเช่น การเกิดฟ้าผ่า หรือการเกิดจากการสวิตชิง ของอุปกรณ์ในระบบเป็นต้น

5.1.2 การพัฒนาออกแบบวงจรเพื่อเลียนแบบการทำงานของอุปกรณ์กำจัดเสร็จ ด้วยการใส่โปรแกรมสำหรับใช้ช่วยในการวิเคราะห์ออกแบบพัฒนาคุณสมบัติของวงจรกำจัดเสร็จด้านแรงต่ำให้สามารถใช้ป้องกันอุปกรณ์ไฟฟ้าได้เป็นอย่างดีมีประสิทธิภาพ

5.1.3 การพัฒนาและออกแบบวงจรโดยใช้อุปกรณ์ป้องกัน Gas Discharge Tube สามารถป้องกันแรงดันเกินเสร็จได้ตามมาตรฐานกำหนด โดยมีแรงดันขาออกอยู่ประมาณ 300- 400 V ซึ่งจะไม่ทำให้อุปกรณ์ที่ต่ออยู่สามารถทำงานได้ตามปกติ

5.1.4 สรุปผลการทดสอบความสามารถของอุปกรณ์ในการป้องกันแรงดันเกินช่วงสั้น โดยผลการทดสอบอุปกรณ์ป้องกันเป็นไปอย่างที่ได้ออกแบบไว้ คือ อุปกรณ์ชุดนี้จะทำหน้าที่ลดทอนแรงดันไฟเกินที่เกิดขึ้นในลักษณะของค่าแรงดันค่าประสิทธิผล มีขนาดของแรงดันเพิ่มขึ้นมากกว่ามาตรฐานที่กำหนด ซึ่งอยู่ช่วงเวลาประมาณ 10mS–1min การทดสอบโดยการจ่ายแรงดันไฟเกินมาตรฐานที่กำหนดตามค่าแรงดันต่างๆ ผลปรากฏว่า ค่าแรงดันไฟที่ตกคร่อมชุดอุปกรณ์ มีค่าพิคกแรงดันที่ตกคร่อมโวลต์อยู่ในเกณฑ์มาตรฐานที่กำหนด ($220V \pm 10\%$) ลักษณะการเกิดความผิดปกติในระบบไฟฟ้าที่จะทำให้ชุดอุปกรณ์โหมคนีทำงานอย่างเช่น การปลดโวลต์ขนาดใหญ่ออกจากระบบ ทำให้แรงดันสวิงในช่วงสั้น และเกิดจากแรงดันไฟไม่สมดุล แต่ละเฟส เป็นต้น

5.1.5 สรุปแรงดันขาออกจะมีค่าประมาณ 450- 550 V ซึ่งแท้จริงแล้วแรงดันขาออกควรมีค่าประมาณ 550 V ที่เป็นเช่นนั้นเพราะใน การ ติดตั้งองค์ประกอบโวลต์อิเล็กทรอนิกส์แต่ละชนิดในชุดกับดักควรพยายามออกแบบการจัดวางให้เหมาะสมไม่ให้ขาขององค์ประกอบแต่ละชนิดจะยาวเกินไปเพื่อลดปัญหาค่าความต้านทานของวงจรเพิ่มขึ้น จึงต้องมีการติดตั้งวารีสเตอร์หรือองค์ประกอบอื่นที่สามารถตัดกระแสพลังงานต่อเนื่องนี้ได้ สำหรับวารีสเตอร์นั้นถ้าเลือกใช้รุ่นที่มีแรงดันแคลมป์น้อยกว่า 700 V ก็อาจจะทำให้ระดับแรงดันที่เหลือจากการแคลมป์ ต่ำลง แต่ครั้งนี้จะต้องคำนึงถึงค่าแรงดันที่ทำงานสูงสุด ของวารีสเตอร์ด้วยเพื่อไม่ให้วารีสเตอร์เสื่อมสภาพอายุการใช้งานเร็ว

5.2 อภิปรายผล

การวิจัยโดยการนำเอาโปรแกรมคอมพิวเตอร์มาใช้จำลองการทำงานของวงจรทางไฟฟ้าและอิเล็กทรอนิกส์ ซึ่งถือได้ว่าเป็นแนวทางหนึ่งในการพัฒนารูปแบบของการศึกษาทางด้านนี้ โดยก่อนหน้านี้แล้วการที่จะออกแบบวงจรที่จะสามารถใช้งานได้จริงต้องมีการออกแบบและคำนวณอย่างมาก ทั้งยังต้องมีการทดลองในการป้อนแรงดันไฟฟ้าเข้าไปให้กับวงจรที่สร้างขึ้นเพื่อที่จะทดสอบการทำงานว่า จะสามารถทำงานได้ตามที่ต้องการหรือไม่ มีอัตราความทนต่อการเปลี่ยนแปลงกระแสและแรงดันเพียงใดในบางครั้งอาจเกิดความผิดพลาดหรือสร้างความเสียหายต่ออุปกรณ์หรือเครื่องมือวัดที่นำมาใช้ด้วยและอาจเป็นอันตรายต่อผู้ที่ทำการทดลองด้วย

ซึ่งการออกแบบวงจร โดยการใช้โปรแกรมคอมพิวเตอร์จะสามารถนำมาใช้ในการแก้ไขปัญหาทางไฟฟ้าที่มีอยู่มากมาย การออกแบบวงจรให้ตรงกับความต้องการใช้งานจริงของงานในลักษณะต่างๆ แล้วแต่จะมีการใช้งานในองค์กรเป็นอย่างไร นอกจากจะสามารถออกแบบการป้องกันด้านฟ้าผ่าแล้ว ยังจะสามารถป้องกันจากการเกิดสวิตชิ่งของอุปกรณ์ใช้งานอื่นๆ อีกด้วย

การวิจัยนี้เป็นการดำเนินการในลักษณะการแก้ไขปัญหของระบบกำลังไฟฟ้าอีกลักษณะหนึ่ง ซึ่งการเกิดปัญหาด้านคุณภาพกำลังไฟฟ้าในปัจจุบันมีขนาดหลายลักษณะ ซึ่งขึ้นอยู่กับลักษณะของระบบและโหลดที่ใช้ของแต่ละองค์กร การออกแบบอุปกรณ์ป้องกันแรงดันไฟกระชอกทางด้านไฟเอซี ที่มีขายอยู่ทั่วไปเป็นอุปกรณ์ป้องกัน ที่จะเกิดความเสียหายกับระบบในลักษณะฟ้าผ่า และการเกิดจากการสวิตซ์ของอุปกรณ์ในระบบเป็นต้น เมื่ออุปกรณ์ไฟฟ้าและอุปกรณ์อิเล็กทรอนิกส์ เกิดความเสียหาย เรามักจะสันนิษฐานว่าเกิดจากฟ้าผ่าเป็นส่วนมาก เพราะช่วงนั้นเป็นช่วงที่เกิดฝนฟ้าคะนองพอดี แต่ในความเป็นจริงสาเหตุที่ทำให้อุปกรณ์ได้รับความเสียหายนั้น มีสาเหตุอื่นๆ อีกมากมาย เช่น การปลดและต่อกลับเข้าระบบของโหลดขนาดใหญ่หลังจากเกิดไฟดับชั่วคราว จะทำให้แรงดันไฟผิดปกติ หรือ เกิดจากแรงดันไฟไม่สมดุล (Voltage Unbalance) ในแต่ละเฟสของระบบกำลังไฟฟ้า เป็นต้น การความสำคัญในเรื่องความปลอดภัย และให้ความสำคัญในการป้องกันความเสียหายที่จะเกิดขึ้นกับอุปกรณ์ไฟฟ้า และอุปกรณ์อิเล็กทรอนิกส์ ทำให้จัดซื้ออุปกรณ์ป้องกันแรงดันไฟกระชอกมาติดตั้งในระบบไฟฟ้า แต่การป้องกันของอุปกรณ์นั้น ไม่สามารถที่จะป้องกันแรงดันไฟกระชอกได้ 100 เปอร์เซ็นต์ ทำให้อุปกรณ์ไฟฟ้าและอุปกรณ์อิเล็กทรอนิกส์เสียหายบ่อยๆ ผู้วิจัยจึงทำการศึกษาปัญหาและหาวิธีแก้ไขปัญหา โดยแบ่งปัญหาที่เกิดแรงดันไฟกระชอกออกเป็น 2 ลักษณะ คือ ลักษณะแรงดันเกินในสภาวะชั่วคราว และลักษณะการเกิดแรงดันเกินช่วงสั้น และทำการศึกษาวัดค่าที่ใช้ในการลดทอนแรงดันไฟกระชอกที่เกิดขึ้นเป็น 2 ลักษณะ คือ ลักษณะที่เกิดจากแรงดันเกินในสภาวะชั่วคราว โดยจะใช้วัสดุลดทอนแรงดันไฟเกิน ได้แก่ วัสดุ Gas Discharge Tube (GDT) และวัสดุ Metal Oxide Varistor (MOV) เป็นต้น และลักษณะที่เกิดจากแรงดันไฟเกิน ช่วงสั้น โดยจะใช้วัสดุลดทอนแรงดันเกิน ได้แก่ ชุดโหลดอิเล็กทรอนิกส์ เป็นต้น การออกแบบอุปกรณ์ป้องกันแรงดันไฟกระชอกในระบบไฟแรงต่ำ ที่มีชุดป้องกันทั้ง 2 ชุด จะทำให้มีประสิทธิภาพในการป้องกันแรงดันไฟกระชอกได้เป็นอย่างดี และทำให้ปัญหาทางด้านคุณภาพกำลังไฟฟ้าที่เกิดขึ้นในปัจจุบันสามารถลดลงได้

5.3 ข้อเสนอแนะ

การออกแบบอุปกรณ์ป้องกันแรงดันไฟกระชอกที่เกิดขึ้นในระบบไฟฟ้าแรงต่ำนั้น จะต้องเป็นไปตามที่มาตรฐานของ IEEE กำหนดการออกแบบอุปกรณ์ป้องกันแรงดันไฟกระชอก ที่มีประสิทธิภาพควรจะต้องสามารถป้องกันแรงดันไฟกระชอกแบบแรงดันเกินในสภาวะชั่วคราว และแรงดันเกินในช่วงสั้นได้ หรืออาจจะพัฒนาให้สามารถป้องกันแรงดันไฟเกินได้ ซึ่งลักษณะปัญหาเหล่านี้ยังเป็นปัญหาใหญ่ที่เกิดขึ้นบ่อยมากในระบบกำลังไฟฟ้าในปัจจุบัน ในการออกแบบวงจรป้องกันแรงดันไฟเกินที่เกิดขึ้นในระบบไฟฟ้า 220 V 50 Hz นั้น มีการกำหนด ให้เป็นไปตามมาตรฐานของ IEEE std C62.41 โดยการใช้โปรแกรม Pspice นั้น ยังมีข้อบกพร่องอยู่ไม่น้อยเช่น ปัญหาทางด้านอุณหภูมิ การเสื่อมคุณภาพของอุปกรณ์จากการใช้งาน เป็นต้น ซึ่งปัญหาเหล่านี้ในโปรแกรมคอมพิวเตอร์

ไม่ได้มีการกำหนดไว้ เมื่อเราทดลองในแต่ละครั้งก็เหมือนกับนำอุปกรณ์ตัวใหม่มาต่อใช้อยู่เสมอ ไม่มีการเสื่อมคุณภาพแต่อย่างใด ต่างจากอุปกรณ์จริงที่ใช้งานกันจะมีการเสื่อมสภาพลงตลอดเมื่อมีการเปลี่ยนแปลงอุณหภูมิและแรงดันไฟฟ้าที่รับเข้ามา ปัญหาเหล่านี้จึงควรที่จะต้องมีการคำนึงถึงให้มาก เมื่อนำวงจรที่ออกแบบไปต่อใช้จริง ผลที่ได้อาจจะไม่ตรงกับการทดลองในคอมพิวเตอร์ทั้งหมด การที่จะพัฒนาให้ชุดอุปกรณ์โพลดิอิเล็กทรอนิกส์ป้องกันแรงดันไฟเกินทางด้านเอซี ได้นั้น จะต้องคำนึงถึงขนาดของระบบกำลังไฟฟ้าด้วย เพราะว่าระบบที่มีขนาดใหญ่ การออกแบบชุดอุปกรณ์โพลดิอิเล็กทรอนิกส์ที่ใช้ป้องกันระบบนั้นจะต้องมีขนาดใหญ่ตามไปด้วย และการออกแบบชุดอุปกรณ์โพลดิอิเล็กทรอนิกส์แล้วจะต้องคำนึงถึงการระบายความร้อนให้กับอุปกรณ์อิเล็กทรอนิกส์ด้วย ถ้าหากระบายความร้อนได้ดีจะทำให้อุปกรณ์ป้องกันสามารถรับพลังงานไฟกระชอกที่เกิดขึ้นทางด้านเอซีได้เป็นเวลานานมากขึ้นด้วย