

## กิตติกรรมประกาศ

การวิจัยครั้งนี้ สำเร็จลงได้ด้วยความช่วยเหลือและคำแนะนำจากหลายท่าน โดยมีได้กล่าว  
ชื่อไว้ ณ ที่นี้ ขอขอบพระคุณทุกๆ ท่าน จากใจจริงที่ให้ความช่วยเหลือทั้งโดยตรงและโดยอ้อม ทำ  
ให้งานวิจัยนี้สำเร็จลุล่วงไปได้ด้วยดี รวมถึงพ่อและแม่ที่คอยเป็นกำลังใจระดมด้วยดีเสมอมา

ขอขอบพระคุณผู้ทรงคุณวุฒิที่ช่วยตรวจสอบความตรงตามเนื้อหา คุณค่าเชิงวิชาการและ  
ความรู้ที่ได้จากเอกสารประกอบการสอนวิชา ฟัชซีลอจิก (Fuzzy logic) รหัส 684320, อิเล็กทรอนิกส์  
สำหรับวิศวกรรมเมคคาทรอนิกส์ (Electronic for Mechatronics Engineering) รหัส 682103  
และระบบดิจิทัลและไมโครโพรเซสเซอร์ (Digital System and Microprocessor) รหัส 682205  
และผลการประเมินนี้จะเป็พื้นฐานหรือเป็นแนวปฏิบัติอีกรูปแบบหนึ่งที่เป็นประโยชน์ต่อการ  
ศึกษาและการพัฒนาการเรียนการสอนในสาขาวิชาวิศวกรรมเมคคาทรอนิกส์ต่อไป

การวิจัยครั้งนี้ได้รับทุนสนับสนุนการวิจัยจากมหาวิทยาลัยวงษ์ชวลิตกุลประจำปีงบประมาณ  
2554

กัณฑ์ พรวิไลสง

ผู้ทำวิจัย

พฤษภาคม 2555