

สารบัญตาราง

ตารางที่		หน้า
2.1	สถาปัตยกรรมของแคชบนชิปมัลติโพรเซสเซอร์ 5 รุ่น.....	21
2.2	ข้อดีและข้อด้อยของเทคนิคการวิเคราะห์สมรรถนะสามเทคนิค (Jain, 1991)	29
3.1	คุณลักษณะของเครื่องมือวิเคราะห์สมรรถนะโปรแกรมแบบโอเพนเอ็มพี	49
4.1	คุณลักษณะของระบบจำลองสองระบบที่นำมาศึกษาในวิทยานิพนธ์นี้.....	61
4.2	สถาปัตยกรรมของระบบคอมพิวเตอร์ที่ใช้ทดสอบความถูกต้อง.....	76
5.1	สถาปัตยกรรมของชิปมัลติโพรเซสเซอร์ที่ใช้เปรียบเทียบสมรรถนะของแคช ...	85
6.1	สถาปัตยกรรมของชิปมัลติโพรเซสเซอร์ที่ใช้วิเคราะห์คุณสมบัติการเข้าถึงข้อมูล	95
6.2	สถาปัตยกรรมของชิปมัลติโพรเซสเซอร์ที่ใช้วิเคราะห์โปรแกรมหาค่าจำนวนเฉพาะ	102
6.3	สถาปัตยกรรมของชิปมัลติโพรเซสเซอร์ที่ใช้วิเคราะห์ฟังก์ชันการคูณเมทริกซ์.	108