

วิทยานิพนธ์นี้ นำเสนอผลของการตรวจสอบผลกระทบของพารามิเตอร์ต่างๆ ของทรานซิสเตอร์แบบไบโพลาร์ที่มีต่อการตอบสนองทางความถี่ของวงจรกรองแบบการจำลอง LC 3 แบบด้วยกันคือ วงจรกรองผ่านต่ำ วงจรกรองผ่านแถบแบบ C-คัปปลิ่ง และวงจรกรองผ่านแถบแบบ M-คัปปลิ่งที่ทำจากวงจรแปลงอิมพีแดนซ์ค่าลบ (NIC) ในเอกสารอ้างอิง [14] โดยใช้วิธีการตรวจสอบที่ได้ทำโดยการปรับเปลี่ยนค่าของพารามิเตอร์แต่ละตัวและทำการทดสอบผลกระทบโดยใช้โปรแกรม PSpice ผลของการทดสอบทำให้ทราบว่าพารามิเตอร์แต่ละตัวมีผลกระทบต่อการตอบสนองของวงจรกรองอย่างไร จากการประมวลผลของการทดสอบ เราสามารถเลือกกำหนดค่าที่เหมาะสมของพารามิเตอร์ที่ทำให้วงจรกรองให้การตอบสนองใกล้เคียงกับผลในทางทฤษฎี ค่าพารามิเตอร์ที่เลือกใช้จะมีค่าอยู่ภายในขอบเขตของความเป็นจริงในกรณีที่น่า่วงจรกรองแบบการจำลอง LC นี้ไปสร้างขึ้นบนชิพวงจรรวมแบบโมโนลิธิกซึ่งค่าเหล่านี้สามารถนำไปใช้เป็นตัวแปรสำคัญในการกำหนดเป็นเงื่อนไขในขบวนการผลิตวงจรรวมต่อไป

In this thesis, an investigation on the effects of bipolar transistor parameters on the frequency responses of LC simulation lowpass, C-coupled bandpass and M-coupled bandpass filters based on gyrators using negative impedance converters (NIC) proposed in reference [14] is presented. The effect of each transistor parameter on the frequency responses is tested by simulation using PSpice. By varying the values of each parameter, the tested results indicate how each parameter affects the response of the filter. And by selecting appropriate values for all parameters, LC simulation filters with frequency responses close to theoretical one can be designed. The selected values of all transistor parameters are within the range of those realizable on a monolithic chip.