



รายงานวิจัย

เรื่อง

การวิเคราะห์และการออกแบบวงจรความต้านทานแบบต่อกราวด์ปรับค่า

ได้ด้วยแรงดันโดยใช้ซีมอส

**Analysis and Design of CMOS Voltage Controlled
Grounding Resistance Circuit**

โดย

นายมนตรี สมดุลยภณ

นายปิติกันต์ รักราชการ

ได้รับทุนอุดหนุนการวิจัยจากมหาวิทยาลัยสยาม



รายงานวิจัย

เรื่อง

การวิเคราะห์และการออกแบบวงจรความต้านทานแบบต่อกราวด์ปรับค่า
ได้ด้วยแรงดันโดยใช้ซีมอส

**Analysis and Design of CMOS Voltage Controlled
Grounding Resistance Circuit**

โดย

นายมนตรี สมดุลยกนก

นายปิติกันต์ รักราชการ

มหาวิทยาลัยสยาม