

หัวข้อวิทยานิพนธ์	การสังเคราะห์ความถี่ด้วยเฟสล็อกัลแบบดิจิทัล และการประยุกต์ใช้งานในระบบสื่อสาร
นักศึกษา	นายศิริพงษ์ ฉายสินธ์
รหัสประจำตัว	36061039
ปริญญา	วิศวกรรมศาสตรมหาบัณฑิต
สาขาวิชา	วิศวกรรมไฟฟ้า
พ.ศ.	2542
อาจารย์ผู้ควบคุมวิทยานิพนธ์	รศ.ดร.กอบชัย เศรษฐาญ

บทคัดย่อ

เฟสล็อกัลถูกนำมาประยุกต์ใช้งานอย่างมากโดยเฉพาะในงานควบคุม และได้นำไปประยุกต์กับระบบสื่อสารโดยการสังเคราะห์ความถี่ในย่านต่าง ๆ วิทยานิพนธ์นี้เสนอการนำเฟสล็อกัลแบบดิจิทัล เพื่อนำมาใช้ในระบบสื่อสารโดยเฉพาะในด้านการสื่อสารเชิงเลข หรือแบบดิจิทัล พร้อมเสนอการประยุกต์ใช้งานหลายกรณี แต่ก็เน้นไปที่การสังเคราะห์ความถี่ไว้ด้วย พร้อมทั้งเสนอผลการทดลอง และการเขียนแบบด้วยโปรแกรม ประกอบทั้งเสนอผลการเปรียบเทียบผลลัพธ์ทั้งหมด