

บทคัดย่อ

T139943

วิทยานิพนธ์ฉบับนี้ นำเสนอการออกแบบวงจรดิจิทัลเพื่อเรนเซียลolinทีเกรเตอร์โดยการใช้อินพุก  
กระแสต้นที่ขา Bulk ของ mosfet ชนิดเดอร์โดยทำงานที่แหล่งจ่ายแรงดัน 1 โวลท์ วงจรรายงานส์ค่อน  
ดักเตอร์เป็นวงจรดิจิทัลเพื่อเรนเซียลแบบฟูลลีบลีนช์ ซึ่งทางด้านເວົາຫຼາຈະໃຊ້ວຽກຄອມມອນໄວນດ  
ຟິດແບັງກາສຮ້າງລູປເພື່ອກໍານົດແຮງດັນທາງເວົາຫຼາ ວິທີກາຮຮ້ານອົນຫຼາກທີ່ขา Bulk ນີ້ຈະກໍາໄກ້ວຽກ  
ທາງສໍາຄັນດັກເຕີຣ໌ສາມາຮັບຢູ່ນິຕິຈານແບບ Rail-to-Rail ໄດ້ ກາຮຈໍາດັກກາຮກໍານົດທາງຂອງຈຳໄຕໄສ  
ໂປຣແກຣມ PSpice ໂດຍໃຊ້ພາຣາມີເຕີຣ໌ສິມອສບນາດ 0.25  $\mu\text{m}$  Level 3 ຂອງ MOSIS ເພື່ອຍືນຂັ້ນກາຮ  
ກໍານົດ

## ABSTRACT

TE139948

The differential integrator based on the bulk-driven MOS transistor is proposed which operates at 1 volt power supply. The transconductor is fully-balanced differential that output is common mode feedback (CMFB) which provides an additional feedback loop and defines the output voltage. Finally, the techniques are combined within a transconductor with rail-to-rail input and output ranges. PSpice simulations is performed by using 0.25  $\mu\text{m}$  CMOS parameters level 3 of MOSIS process.