

บทคัดย่อ

泰 140367

วิทยานิพนธ์ฉบับนี้ นำเสนอวิธีการออกแบบ หาค่าถ่วง แหล่งกำเนิด และหลักการทำงานของวงจรที่สามารถทำางานเป็นทั้งวงจรกรองความถี่ แคลวงจรควบคุมเดรจอร์อสซิเกเตอร์ได้ในวงจรเดียวกัน ซึ่งในการออกแบบ ได้ใช้วงจรขยายโดยที่อ่อน ที่จัดเป็นอุปกรณ์ประเทกแยกที่ฟีฟีเอนองค์ประกอบหลักของวงจร โดยต่อร่วมอยู่กับองค์ประกอบของพาสเซนเดินคัวเก็บประจุ (C) และความค้านทาน (R) ซึ่งวงจรพื้นฐานนี้ สามารถปรับร่วมกับความถี่ธรรมชาติ หรือค่าความถี่ค้าอ่อน (ω_o) สำหรับวงจรกรองความถี่และค่าความถี่เชิงมุมของการออกแบบ (ω_c) สำหรับวงจรควบคุมเดรจอร์อสซิเกเตอร์ได้ด้วยวิธีการทางอิเล็กทรอนิกส์โดยใช้กระแสไบอัล (I_b) จากภายนอกความคุณ ซึ่งมีลักษณะที่เป็นเชิงเส้นกับความถี่ที่เปลี่ยนแปลง และวงจรพื้นฐานนี้ยังเป็นวงจรที่มีเสถียรภาพโดยไม่ต้องการเปลี่ยนแปลงของอุณหภูมิ นั่นคือ ค่าความถี่เชิงมุมของการออกแบบคงต่อ แต่ค่าความถี่ค้าอ่อน จะไม่ขึ้นตรงต่ออุณหภูมิที่เปลี่ยนแปลง และยังมีช่วงปฏิบัติงานที่กว้างขึ้น เพื่อเป็นการยืนยันผลลัพธ์การที่ได้นำเสนอในวิทยานิพนธ์ฉบับนี้ ผู้เขียนจึงได้ทำการเลียนแบบการทำงานของวงจรด้วยโปรแกรมวิเคราะห์สัญญาณ PSPICE และยังได้ทำการทดสอบต่อวงจรจริง ซึ่งได้แสดงผลไว้ด้วยแก้วในวิทยานิพนธ์นี้

ABSTRACT

泰 140367

The objective of this thesis proposes the design of basic circuit which can be a filter and quadrature oscillator. The conception of circuit design from one circuit using by active elements are OTAs (Operational Transconductance Amplifier) and passive elements are capacitance and resistance . The frequency of oscillation (ω_o) and natural frequency (ω_c) of circuit can be linearly controlled by adjusting the external biasing current (I_b) of the OTA. Simulation results are included. Moreover , this basic circuit has been improved to be insensitive to temperature change and has wide dynamic ranges. To confirm the theoretical design of the schemes are demonstrated by PSPICE simulation and experimental result are already included in this thesis .