

มหาวิทยาลัยธรรมศาสตร์

คณะวิศวกรรมศาสตร์

วิทยานิพนธ์

ของ

นายทรรศพร สกุลพิพัฒน์

เรื่อง

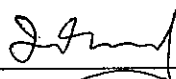
การประยุกต์ใช้กระบวนการ DMAIC ในอุตสาหกรรมการผลิตแผ่นวงจรรวม

ได้รับการตรวจสอบและอนุมัติ ให้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตร

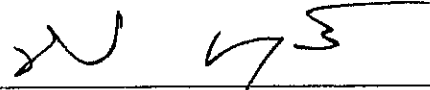
วิศวกรรมศาสตรมหาบัณฑิต

เมื่อ วันที่ 12 พฤษภาคม พ.ศ. 2551

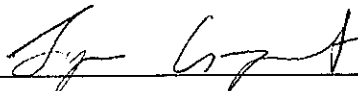
ประธานกรรมการวิทยานิพนธ์


(รองศาสตราจารย์ ดร.มณฑล ศาสนนันทน์)

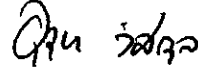
กรรมการและอาจารย์ที่ปรึกษาวิทยานิพนธ์


(รองศาสตราจารย์ ดร.จิรรัตน์ ธีระวราพฤกษ์)

กรรมการวิทยานิพนธ์


(อาจารย์ ดร.จิรพรรณ เลี้ยงโรคาพาช)

คณบดี


(รองศาสตราจารย์ ดร. อรุยา วิสกุล)