

การออกแบบระบบรับรู้จำเสียงพูดคำโดดบนเอฟพีจีเอ

โดย

นายณรงค์ฤทธิ์ แซ่จั่น

วิทยานิพนธ์นี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตร

วิศวกรรมศาสตรมหาบัณฑิต

สาขาวิชาวิศวกรรมไฟฟ้า ภาควิชาวิศวกรรมไฟฟ้าและคอมพิวเตอร์

คณะวิศวกรรมศาสตร์ มหาวิทยาลัยธรรมศาสตร์

พ.ศ. 2552

Design an FPGA-based Isolated Word Recognition System

By

Mr. Narongrit Sae-ngan

A Thesis Submitted in Partial Fulfillment of the Requirements

for the Degree of Master of Engineering

Department of Electrical and Computer Engineering

Faculty of Engineering

Thammasat University

2009