

สารบัญตาราง

	หน้า
ตารางที่ 3.1 ชนิดของวงจรกรองความถี่	40
ตารางที่ 4.1 ค่าความไวของอุปกรณ์แอกทีฟหรือเพสซีฟ	57
ตารางที่ 5.1 พารามิเตอร์ของทรานซิสเตอร์ TSMC MOSIS 0.25 μm	61
ตารางที่ 5.2 Aspect Ratio ของทรานซิสเตอร์ที่ออกแบบเป็น CMOS MO-OTA	61