

<b>หัวข้อวิทยานิพนธ์</b>	วงจรกรองกำลังแอคทีฟสามเฟสที่ใช้หลักการของกำลังไฟฟ้า รีแอคทีฟช่วยลดความคุณค่าวบตัวประมวลผลสัญญาณดิจิตอล
<b>นักศึกษา</b>	นายสันติภพ โภตทะเต
<b>รหัสนักศึกษา</b>	46060323
<b>ปริญญา</b>	วิศวกรรมศาสตรมหาบัณฑิต
<b>สาขาวิชา</b>	วิศวกรรมไฟฟ้า
<b>พ.ศ.</b>	2548
<b>อาจารย์ผู้ควบคุมวิทยานิพนธ์</b>	รศ.ดร.วิจิตร กิมเรศ

### บทคัดย่อ

**171261**

วิทยานิพนธ์นี้นำเสนอ วงจรกรองกำลังแอคทีฟสามเฟส ที่ใช้หลักการคำนวณกระแส  
หาร์มอนิกอ้างอิง ด้วยหลักการกำลังไฟฟารีแอคทีฟช่วยลดความคุณค่าวบตัวประมวลผลสัญญาณดิจิตอล โดยใช้ค่าอนเรอร์เตอร์ชนิดแหล่งจ่าย  
แรงดันความคุณค่าวบตัวประมวลผลสัญญาณดิจิตอล ที่มีความถี่สวิตซ์คงที่ โดยวงจรกรอง  
กำลังไฟฟ้า มีวัตถุประสงค์ในการจำกัดกระแสหาร์มอนิก ชดเชยค่าตัวประมวลผลกำลัง และช่วย  
แก้ปัญหาในกรณีไฟลดไม่สมดุล ซึ่งในหลักการที่นำเสนอจะมีโครงสร้างที่ง่าย มีการตอบสนอง  
กับภาวะไฟลดได้ดี นอกเหนือไปจากการวิจัยข้างต้นแล้ว สามารถนำไปใช้ในระบบ  
MATLAB®/SIMULINK ที่ให้ผลเหมือนจริง การควบคุมการทำงานทั้งหมด ของเครื่องต้นแบบจะ  
อยู่ในระบบดิจิตอล โดยใช้ตัวประมวลผลสัญญาณดิจิตอล (DSP) เมื่อมีการทดสอบภายใต้เงื่อนไข<sup>ใน</sup>  
การทำงานต่างๆ ซึ่งให้ผลเป็นที่น่าพอใจ

<b>Thesis Title</b>	DSP Controlled Three-Phase Active Power Filter Based on Instantaneous Reactive Power
<b>Student</b>	Mr. Santipab Kotthale
<b>Student ID.</b>	46060323
<b>Degree</b>	Master of Engineering in Electrical Engineering
<b>Programme</b>	Electrical Engineering
<b>Year</b>	2005
<b>Thesis Advisor</b>	Assoc. Prof. Dr. Vijit Kinnar

## **ABSTRACT**

**171261**

This thesis presents a three-phase active power filter with harmonic current reference based on instantaneous reactive power. The proposed scheme employs a PWM voltage source converter operating with a fixed switching frequency. The objectives of the active power filter are to eliminate current harmonic, to compensate power factor and to correct a load unbalance problem. The control scheme offers simplicity and good response with load conditions. In addition operating simulation has been performed by using MATLAB<sup>®</sup>/SIMULINK resulting in identical realistic. Overall operation control of the prototype is in a digital system using a digital signal processor (DSP). Testing under various operating conditions is given. The results appear satisfactory.