

| | |
|-----------------------------|-------------------------------------------|
| หัวข้อวิทยานิพนธ์ | วงจรขยายสัญญาณที่ปรับอัตราขยายได้แบบชีมอส |
| | ทำงานที่แรงดันต่ำใช้กำลังงานต่ำ |
| นักศึกษา | นายพุทธิ นาคทองกุล |
| รหัสนักศึกษา | 44611432 |
| ปริญญา | วิศวกรรมศาสตรมหาบัณฑิต |
| สาขาวิชา | วิศวกรรมอิเล็กทรอนิกส์ |
| พ.ศ. | 2548 |
| อาจารย์ผู้ควบคุมวิทยานิพนธ์ | รศ.ดร. อภินันท์ ธนชยานนท์ |

บทคัดย่อ

วิทยานิพนธ์ฉบับนี้ เสนอวงจรขยายสัญญาณที่ปรับอัตราขยายได้ โดยอาศัยเทคนิคการ พสมระหว่างวงจรขยายทวนส์กอนดักแคนน์แบบชอร์ส-ดีเจนเนอเรชั่นและวงจรขยายทวนส์- อินพ์แคนน์ในโหมดกระแสซึ่งวงจรสามารถปรับอัตราขยายโดยที่แบบค์วิทค์กว้างและไม่ เปลี่ยนแปลง การปรับอัตราอย่างหนาทำได้โดยการปรับค่าความด้านท่านโดยใช้สวิตช์ ขณะเดียวกันการปรับอัตราขยายอย่างละเอียดทำได้โดยการใช้แรงดันควบคุมความด้านท่านแบบ mosfet ผลการจำลองการทำงานโดยใช้เทคโนโลยีชีมอส 0.13 ไมครอนแสดงให้เห็นว่าวงจรขยาย สัญญาณที่ปรับอัตราขยายได้นั้นสามารถปรับอัตราขยายได้ช่วงกว้าง 60 เดซิเบลในขณะที่วงจร สามารถทำงานได้ที่ความถี่มากกว่า 100 เมกกะเฮิรต เมื่อใช้กระแส 1.5 มิลลิแอมป์ที่แหล่งจ่าย แรงดัน 1 โวลต์ และทำได้ทำการสร้างชิพต้นแบบจากเทคโนโลยี 0.35 ไมครอน ผลการทดสอบได้ อัตราขยาย 40 เดซิเบลสามารถทำงานที่ความถี่มากกว่า 10 เมกกะเฮิรต โดยการจ่ายกระแส 600 ไมโครแอมป์ที่แหล่งจ่ายแรงดัน 1.5 โวลต์

172243

Thesis Title **LOW-VOLTAGE , LOW-POWER CMOS VARIABLE GAIN AMPLIFIER**

Student **Mr.Putti Naktongkul**

Student ID. **44611432**

Degree **Master of Engineering**

Programme **Electronic Engineering**

Year **2005**

Thesis Advisor **Assoc. Prof. Dr.Apinunt Thanachayanont**

ABSTRACT

This thesis proposes the low-voltage low-power CMOS variable gain amplifier (VGA). The proposed circuit merges a source-degenerated transconductance amplifier with a current-mode transimpedance amplifier, which renders voltage gain control with constant wide bandwidth. Coarse gain tuning is achieved by using a switched-resistor network, while fine gain tuning is obtained by using a voltage-controlled active resistor. Simulation results using a $0.13\text{-}\mu\text{m}$ technology show that a two stage VGA achieves a controllable gain range of 60-dB with more than 100-MHz bandwidth, while draining 1.5 mA from a 1-V power supply voltage. The two-stage VGA was fabricated in a $0.35\text{-}\mu\text{m}$ technology. Experimental results show that the prototype VGA has a gain range of 40-dB with more than 10-MHz bandwidth, while draining 600 μA from a 1.5-V power supply voltage.