

206082

โครงการวิจัย “การวิจัยวงจรรวมเพื่อศึกษา ค้นคว้า ออกแบบ และคิดค้นวงจรพื้นฐานในการประมวลผลสัญญาณ” เป็นการดำเนินการเพื่อค้นคว้า คิดค้นและเสนอแนวคิดใหม่ในการออกแบบวงจรถอดออก (Analog) สำหรับระบบประมวลผลสัญญาณ โดยเน้นการสร้างเป็นวงจรรวมหรือวงจรรวมไอซี (Integrated Circuit, IC) เป็นการดำเนินการวิจัยที่พยายามผลักดันให้ผลงานมีคุณภาพสูง นอกจากนี้ยังเป็นการสร้างกลุ่มวิจัยทางด้านการออกแบบวงจรรวม และส่งเสริมให้เกิดความเชื่อมโยงของงานวิจัยที่สามารถนำไปใช้ในอุตสาหกรรมไมโครอิเล็กทรอนิกส์

206082

This project, the research on mixed signal processing with emphasizing on VLSI integrated circuit design, is researching in the areas of analog and digital signal processing with mainly emphasis in integrated circuit (IC) design. The objectives are to produce high quality research papers, to produce human resources (under graduate and postgraduate students) in the area of integrated circuit design, to form a forum in IC design, to promote research work that can be related with the microelectronics industry and to upgrade human resource for the microelectronics industry.