

สารบัญ

	หน้า
บทคัดย่อ	(2)
Abstract	(3)
กิตติกรรมประกาศ.....	(4)
สารบัญ	(5)
สารบัญตาราง	(8)
สารบัญภาพประกอบ.....	(9)
บทที่	
1 บทนำ.....	1
1.1 สภาพปัจจุบันและปัญหาในกระบวนการผลิต.....	1
1.2 วัตถุประสงค์ของงานวิจัย.....	3
1.3 ขอบเขตของงานวิจัย.....	3
1.4 ขั้นตอนการดำเนินการ.....	3
1.5 ระยะเวลาดำเนินงาน.....	4
1.6 ประโยชน์ที่คาดว่าจะได้รับ.....	4
2 วรรณกรรมและปริทรรศน์.....	5
2.1 ความรู้พื้นฐานทางด้านชิปแทนทาลัมคาปาซิเตอร์.....	5

	2.2 การแก้ไขปัญหาโดยใช้วิธีคิวซี (QC Story).....	7
	2.3 เครื่องมือคิวซีทั้ง 7 (The 7 QC Tools).....	12
	2.4 เครื่องมือคิวซีใหม่ทั้ง 7 (The 7 New QC Tools).....	15
	2.5 เทคนิคการวิเคราะห์ Why – Why Analysis.....	17
	2.6 เทคนิคการออกแบบการทดลอง.....	19
	2.7 ชนิดของแผนการออกแบบการทดลอง.....	20
	2.8 งานวิจัยและวรรณกรรมที่เกี่ยวข้อง.....	23
3	วิธีการดำเนินการวิจัย.....	25
	3.1 การศึกษาสภาพปัญหาจากกระบวนการผลิต.....	25
	3.2 การศึกษาปัจจัยที่ส่งผลกระทบต่อให้เกิดปัญหาทางานกระแสสูง.....	26
4	ผลการดำเนินการ.....	42
	4.1 การปรับปรุงเรื่อง พนักงานเซตโวลต์ผิด.....	42
	4.2 การแก้ปัญหาแผ่นคาโทดโก่ง และ ระยะระหว่างแผ่นคาโทดกับระดับ สารละลายไม่เหมาะสม.....	44
	4.3 การแก้ปัญหารูปแบบของโวลต์และเวลาที่ใช้ในการขึ้นของโวลต์ ไม่เหมาะสม.....	48
5	การสรุปผลและข้อเสนอแนะ.....	62
	5.1 สรุปผลงานวิจัย.....	62
	5.2 อุปสรรคในงานวิจัย.....	63
	5.3 ข้อเสนอแนะ.....	63

ภาคผนวก

ก. ตารางบันทึกระยะของแผ่นคาโทดกับสารละลาย.....	66
ข. ผลการวิเคราะห์ข้อมูลในส่วนของการทดลองของงานรุ่น ข.....	69
ค. ผลการวิเคราะห์ข้อมูลในส่วนของการทดลองของงานรุ่น ก.....	70
บรรณานุกรม	71
ประวัติการศึกษา.....	73