



การพัฒนาชุดทดลองออกแบบวงจรรวมดิจิทัล

โดยใช้เทคโนโลยีระบบสมองกลฝังตัว

**The Development of Digital Integrated Circuit Design Experimental Sets**

**Using Embedded System Technology**

สุรศักดิ์ อินทร์จันทร์

งานวิจัยนี้ผ่านการพิจารณาจากมหาวิทยาลัยราชภัฏหมู่บ้านจอมบึง  
และได้รับทุนสนับสนุนจากสำนักงานงบประมาณ พ.ศ. 2552

มหาวิทยาลัยราชภัฏหมู่บ้านจอมบึง

พ.ศ. 2553