

บรรณานุกรม

- ขรรค์ชัย คุณละสกุล. (2544). การสร้างและหาประสิทธิภาพชุดทดลองการออกแบบไมโครโปรเซสเซอร์ 8 บิต เบื้องต้นด้วยไอซีเอฟพีจีเอ. เอกสารประกอบการประชุมวิชาการเพื่อนำเสนอผลงานวิจัย. 17 พฤศจิกายน 2544. ชลบุรี : มหาวิทยาลัยบูรพา.
- _____. (2544). การออกแบบวงจรรวมดิจิทัลด้วย CPLDs. วารสารเคมีคอนดักเตอร์อิเล็กทรอนิกส์. 19(224) ตุลาคม, 169-174.
- _____. (2546). บทความวิจัย เรื่อง การสร้างชุดทดลองออกแบบวงจรรวมดิจิทัลโดยใช้เทคโนโลยีเอฟพีจีเอ. วารสารศึกษาศาสตร์ มหาวิทยาลัยทักษิณ. 3(1) กรกฎาคม-ธันวาคม, 39-45.
- จิระวัฒน์ ใจอ่อนนุ่ม. (2540). การสร้างและทดลองหาประสิทธิภาพของชุดทดลองวงจรดิจิทัล. วิทยานิพนธ์ปริญญาครุศาสตรบัณฑิต สาขาวิชาวิศวกรรมไฟฟ้า บัณฑิตวิทยาลัย สถาบันเทคโนโลยีพระจอมเกล้าพระนครเหนือ.
- ชำนาญ ปัญญาใส และวัชรกร หนูทอง. (2547). ภาษา VHDL สำหรับการออกแบบวงจรดิจิทัล. กรุงเทพฯ : บริษัท ซีเอ็ดดูเคชั่น จำกัด (มหาชน).
- ณรงค์ ทองนิม และเจริญ วงษ์ขุ่มเย็น. (2548). สร้างไอซีดิจิทัลสมัยใหม่ด้วย FPGA และ CPLD โดยใช้ ISE WebPACK 8.1i เล่มที่ 1 Schematic. กรุงเทพฯ : บริษัท เอเพก อินสตรูเมนต์ จำกัด.
- มันคง มณีรัตน์รุ่งโรจน์. (2546). การพัฒนาชุดฝึกทดลองการออกแบบหน่วยประมวลผลกลางขนาด 8 บิต 16 คำสั่งโดยใช้ FPGA. วิทยานิพนธ์ปริญญาครุศาสตรบัณฑิต สาขาวิชาวิศวกรรมไฟฟ้าสื่อสาร บัณฑิตวิทยาลัย สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง.
- วัชรกร หนูทอง. (2542). การออกแบบและสร้างไมโครคอนโทรลเลอร์ด้วยไอซีเอฟพีจีเอ. วิทยานิพนธ์ปริญญาวิศวกรรมศาสตรมหาบัณฑิต สาขาวิชาวิศวกรรมไฟฟ้า บัณฑิตวิทยาลัย สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง.
- วัลลภ จันทรตระกูล. (2543). สื่อการเรียนการสอน. พิมพ์ครั้งที่ 1. กรุงเทพฯ : ศูนย์ผลิตตำราเรียน สถาบันเทคโนโลยีพระจอมเกล้าพระนครเหนือ.
- ศ.ดร.ขงยุทธ ขุทรวงค์. (2550). จักรกลคิดเป็นด้วย "สมองกลฝังตัว" อีกก้าวเทคโนโลยีสู่ชีวิตไฮเทค. ค้นเมื่อ 18 มีนาคม 2552 จาก <http://www.thairssfeed.com/news>.

สมบูรณ์ เนียมกล้า. (2549). การพัฒนาและออกแบบวงจรดิจิทัลด้วย CPLD และ FPGA. เอกสารประกอบการอบรมเชิงปฏิบัติการสาขาเทคโนโลยีอิเล็กทรอนิกส์. 16 มีนาคม 2549.

กรุงเทพฯ : สำนักพัฒนาสมรรถนะครูและบุคลากรอาชีวศึกษา.

_____. (2550). พื้นฐานการออกแบบระบบสมองกลฝังตัว. เอกสารประกอบการอบรมเชิงปฏิบัติการสาขาเทคโนโลยีอิเล็กทรอนิกส์. 22 กุมภาพันธ์ 2550. กรุงเทพฯ : สำนักพัฒนาสมรรถนะครูและบุคลากรอาชีวศึกษา.

สุริยา วิทยาประคิษฐ์ และคณะ. (2550). ทิศทางการพัฒนาและออกแบบวงจรดิจิทัลยุคใหม่.

ค้นเมื่อ 6 กันยายน 2550 จาก http://www.ee.mut.ac.th/home/peerapol/mut_fpga1.

Altera Corporation. (2007). **MAX7000 Programmable Logic Device Family Data Sheet**.

ค้นเมื่อ 22 กันยายน 2550 จาก <http://www.altera.com/literature/ds/m7000>.

_____. (2007). **Quartus II Version 7.2 Handbook**. ค้นเมื่อ 23 กันยายน 2550 จาก http://www.altera.com/literature/hb/qts/quartusii_handbook.

Xilinx Inc. (2007). **ISE 8.1i Quick Start Tutorial**. ค้นเมื่อ 10 กันยายน 2550 จาก

<http://toolbox.xilinx.com/docsan/xilinx8/books/docs/qst>.

_____. (2007). **XC9500 In-System Programmable CPLD Family Data Sheet**.

ค้นเมื่อ 8 กันยายน 2550 จาก

http://www.xilinx.com/support/documentation/data_sheets/DS063.

_____. (2007). **Xilinx ISE 8 Software Manuals and Help**. ค้นเมื่อ 10 กันยายน 2550 จาก

<http://toolbox.xilinx.com/docsan/xilinx8/books/manuals>.