

พิมพ์ต้นฉบับบทคัดย่อวิทยานิพนธ์ภาษาในกรอบสีเขียวนี้เพียงแผ่นเดียว

พูนลากา لامศรีจันทร์ : การพัฒนาการเข้ารหัสเสียงพุดแบบ LD-CELP ที่อัตรา 16 กิโลบิตต่อวินาทีสำหรับการทำงานตามเวลาจริง โดยใช้ชุดประมวลผลสัญญาณดิจิตอลแบบจุดตึงรุ่น TMS320C50 (DEVELOPMENT OF THE LD-CELP SPEECH CODER AT 16 KBPS FOR REAL-TIME IMPLEMENTATION USING TMS320C50) อาจารย์ที่ปรึกษา อาจารย์สุวิทย์ นาคพิระบุตร 111 หน้า ISBN 974-634-937-6

วัตถุประสงค์ของงานวิจัยนี้คือการสร้างตัวเข้ารหัสเสียงพุดที่อัตรา 16 กิโลบิตต่อวินาทีสำหรับการทำงานตามเวลาจริง โดยใช้ชุดประมวลผลสัญญาณดิจิตอลแบบจุดตึงรุ่น TMS320C50 เพื่อกำหนดมาตรฐาน G.728 ของ ITU-T มาตรฐานการเข้ารหัสเสียง G.728 ใช้หลักการของ LD-CELP ร่วมกับการวิเคราะห์โดยการสังเคราะห์ การทวนนัยและการปรับเปลี่ยนค่าแบบย้อนหลัง การความไม่ซึ้งแบบเวกเตอร์ และโพสต์ฟิลเตอร์

ในขั้นแรกเป็นการพัฒนาโปรแกรมจำลองการทำงานระดับสูงโดยใช้ MATLAB บนไมโครคอมพิวเตอร์ การจำลองการทำงานนี้ใช้การคำนวณแบบจุดต้องซึ่งจะใช้เป็นโมเดลข้างของสำหรับการแก้ไขข้อผิดพลาดและประเมินคุณภาพของการทำงานแบบจุดตึง ในขั้นต่อไปเป็นการเรียนโปรแกรมทำงานแบบจุดตึงด้วยภาษาแอสเซมบลีของ TMS320C50 ซึ่งสามารถตรวจสอบการทำงานได้ด้วยโปรแกรมชิมเมลเตอร์บนเอ็มเน็คดอส หรือทดสอบการทำงานตามเวลาจริงบนบอร์ด DSK ของ TMS320C50 ที่มีวงจรเชื่อมต่อสัญญาณอนาลอกอยู่ในตัวเองแล้ว

ผลของตัวอย่างเสียงที่ผ่านการเข้ารหัสด้วยจุดตึงจะถูกประเมินคุณภาพและเปรียบเทียบกับผลของการเข้ารหัสแบบจุดต้องจาก MATLAB ค่า SNR จากการเข้ารหัสแบบจุดต้องมีค่าในช่วง 17-27 เดซิเบลและจากการเข้ารหัสแบบจุดตึงจะมีค่าต่ำลงไปประมาณ 2 เดซิเบลโดยเฉลี่ย

ภาควิชา วิศวกรรมไฟฟ้า
สาขาวิชา วิศวกรรมไฟฟ้า
ปีการศึกษา 2539

ลายมือชื่อนิสิต พปวาก หวานบัวจันทร์
ลายมือชื่ออาจารย์ที่ปรึกษา ดร. มนต์รุ่งเรือง
ลายมือชื่ออาจารย์ที่ปรึกษาร่วม