

##C815613: MAJOR ELECTRICAL ENGINEERING
KEY WORD: VOLTAGE STABILITY / LOAD MODELS

PRAWIT PARAVANICH : IMPACT OF DYNAMIC LOAD MODELS
ON VOLTAGE STABILITY. THESIS ADVISOR : ASSO. PROF.
SUKUMVIT PHOOMVUTHISARN, Ph.D. THESIS COADVISOR :
SONGSAK CHUSANAPIPUTT, Ph.D. 144 pp.
ISBN 974-636-959-8

This thesis is focus on the studies of the impact of load models on voltage stability for various load models. These load models are developed and represented for more realistic characteristic of them, both in static and dynamic conditions. A computer program is developed to demonstrate the characteristic of load models due to impact on the change of voltage and frequency. The results show that the voltage and frequency, in dynamic conditions, give the different characteristics, when the different load models are used. Then, if the appropriate load models are certainly used in the study of dynamic condition, the more accurate results will be obtained.

ภาควิชา.....วิศวกรรมไฟฟ้า

สาขาวิชา.....ไฟฟ้ากำลัง

ปีการศึกษา.....2540

ลายมือชื่อนิสิต.....ประวิทย์ พารวานิช

ลายมือชื่ออาจารย์ที่ปรึกษา.....สุกุมวิท พุ่มวุฒิสารน

ลายมือชื่ออาจารย์ที่ปรึกษาร่วม.....