

สารบัญตาราง

ตารางที่		หน้า
1	เปรียบเทียบผลิตภัณฑ์ตรวจพิสูจน์ลายนิ้วมือแบบประมวลผลในตัวเอง	11
2	เปรียบเทียบฐานข้อมูล ตัวเซนเซอร์ และฮาร์ดแวร์ที่ใช้เป็นมาตรฐานในการเปรียบเทียบการแข่งขัน FVC	13
3	ผลการแข่งขัน FVC2004 เรียงตามลำดับ EER (Open)	14
4	ผลการแข่งขัน FVC004 เรียงตามลำดับ EER (Light)	15
5	คุณลักษณะของตัวประมวลผลสัญญาณแบบจุดตรึง (TMS320C64x™ DSP Generation)	21
6	คุณลักษณะของตัวประมวลผลสัญญาณแบบจุดลอยตัว (TMS320C67x™ DSP Generation)	22
7	การแบ่งพื้นที่หน่วยความจำบนตัวประมวลผลสัญญาณดิจิทัล	36
8	การเชื่อมต่อหน่วยความจำ SDRAM เข้ากับตัวประมวลผล C671x	40
9	โหมดการทำงานของวงจรรวม SN74LVTH2245 / SN74LVTH162245	47
10	โหมดการทำงานของวงจรรวม SN74LVTH125	48
11	คำสั่งควบคุมการทำงานของแอลซีดี	64
12	รูปแบบในการอ่านและเขียนข้อมูลของวงจรรวม MAX3100	66
13	การกำหนดค่าอัตราบอดของวงจรรวม MAX3100	67
14	การเลือกวิธีการเชื่อมต่อของฮาร์ดแวร์เป็นพิมพ์และแสดงผล	70
15	การเลือกวิธีการเชื่อมต่อของฮาร์ดแวร์ควบคุมการเปิดปิดประตู	74
16	แนวทางการเลือกระดับชั้นของแผงวงจร	81
17	รีจิสเตอร์ควบคุมของ PLL	98
18	รีจิสเตอร์ EMIF ที่ตำแหน่งต่าง ๆ ของหน่วยความจำ	103
19	รีจิสเตอร์ EMIF พิเศษของหน่วยความจำ SDRAM	106
20	พารามิเตอร์ต่างๆ ของหน่วยความจำ SDRAM (1)	107
21	พารามิเตอร์ต่างๆ ของหน่วยความจำ SDRAM (2)	108
22	ตำแหน่งเซกเตอร์แอดเดรสของ MBM29LV160BE	114
23	คำสั่งควบคุมการทำงานของ MBM29LV160BE	115

สารบัญตาราง (ต่อ)

ตารางที่		หน้า
24	คุณลักษณะของฮาร์ดแวร์ตรวจสอบลายนิ้วมือต้นแบบ	134
25	ผลการทดสอบเวลาในการตรวจสอบลายนิ้วมือ	135
26	ผลการทดสอบความผิดพลาดในการตรวจสอบลายนิ้วมือ	135
27	ขนาดของซอฟต์แวร์ระบบปฏิบัติการตรวจสอบลายนิ้วมือ	135
28	การเปรียบเทียบผลิตภัณฑ์ตรวจสอบลายนิ้วมือ	136