

วิทยานิพนธ์

เรื่อง

ต้นแบบฮาร์ดแวร์ตรวจสอบลายนิ้วมือบนตัวประมวลผลสัญญาณดิจิทัล

Fingerprint Verification Hardware Prototype Using Digital Signal Processor

โดย

นายณัฐพงศ์ เสียรสวัสดิ์

เสนอ

บัณฑิตวิทยาลัย มหาวิทยาลัยเกษตรศาสตร์

เพื่อความสมบูรณ์แห่งปริญญาวิศวกรรมศาสตรมหาบัณฑิต (วิศวกรรมไฟฟ้า)

พ.ศ. 2549

ISBN 974-16-1557-4